



# Curriculum Vitae

Javier Uceda Antolín

Marzo 2018

# Curriculum vitae

Javier Uceda Antolín

## DATOS PERSONALES

**JAVIER UCEDA ANTOLÍN**

DNI: 02085459<sup>a</sup>

Nacimiento: Madrid 25/06/1954

## SITUACIÓN PROFESIONAL ACTUAL

### Catedrático de Universidad

UNIVERSIDAD POLITÉCNICA DE  
MADRID (UPM)

CENTRO DE ELECTRÓNICA  
INDUSTRIAL (CEI)

E.T.S. INGENIEROS  
INDUSTRIALES

#### DIRECCIÓN

José Gutiérrez Abascal 2  
28006 Madrid

#### TELÉFONO

910 676 933

#### CORREO ELECTRÓNICO

[javier.ucea@upm.es](mailto:javier.ucea@upm.es)

#### WEB

[www.cei.upm.es](http://www.cei.upm.es)

## Formación Académica

Titulación	Centro	Fecha
Ingeniero Industrial	Escuela Técnica Superior de Ingenieros Industriales (UPM)	1/07/1976
Doctor Ingeniero Industrial	Escuela Técnica Superior de Ingenieros Industriales (UPM)	11/07/1979

## Actividades anteriores de carácter científico profesional

Puesto	Institución	Fechas
Profesor encargado de curso (Nivel C)	E.T.S.I.I. UPM	Octubre 1976/Julio 1977
Profesor Adjunto Interino	E.T.S.I.I. UPM	Agosto 1977/Septiembre 1979
Profesor Agregado Interino	E.T.S.I.I. UPM	Octubre 1979/Diciembre 1981
Profesor Adjunto Interino	E.T.S.I.I. UPM	Diciembre 1981/Mayo 1982
Profesor Adjunto Numerario	E.T.S.I.I. UPM	Mayo 1982/Diciembre 1982
Catedrático Numerario de Electrónica	Universidad de Oviedo	Diciembre 1982/Septiembre 1986
Catedrático Numerario de Tecnología Electrónica	E.T.S.I.I. UPM	Desde Octubre 1986

## Líneas de investigación

- Diseño de convertidores de energía, Electrónica de potencia
- Microelectrónica, Sistemas embebidos, Metodologías de diseño basadas en reutilización, Validación y test de circuitos integrados, Sistemas digitales reconfigurables basados en FPGAs, Microsistemas

**JAVIER UCEDA ANTOLÍN** es ingeniero industrial y doctor ingeniero industrial por la Universidad Politécnica de Madrid desde 1976 y 1979 respectivamente.

Ha desarrollado una intensa actividad docente e investigadora desde su graduación como ingeniero industrial en 1976. En diciembre de 1982 se traslada a la Universidad de Oviedo como Catedrático de Universidad en el área de conocimiento de Tecnología Electrónica. En octubre de 1986 regresa como Catedrático de Universidad a la Universidad Politécnica de Madrid, situación en la que permanece hasta la fecha.

Su actividad investigadora ha estado enfocada a la Electrónica de Potencia, pudiendo incluirle entre los pioneros del desarrollo de esta disciplina en España. Ha participado en decenas de proyectos de investigación nacionales e internacionales, en su mayoría como investigador responsable, tanto en convocatorias públicas competitivas como colaborando con empresas en España, Francia, Estados Unidos, China y Australia. Entre estas empresas figuran compañías como Alcatel, Phillips, Intel, Ansoft, etc.

Consecuencia de esta actividad se han producido un gran número de resultados en áreas como la conversión continua-continua con alta densidad de potencia y baja tensión de salida, el diseño de componentes magnéticos en alta frecuencia o la integración de convertidores *on chip*. Muchos productos de las empresas con las que ha colaborado, se han apoyado de manera directa en los resultados previos de los proyectos de investigación.

Es de destacar la comercialización por la compañía estadounidense Ansys de los modelos de los componentes magnéticos desarrollados en el proyecto POWERCAD, financiado parcialmente en el programa ESPRIT de la Comisión Europea. Esta comercialización tiene una contrapartida de \$200.000 anuales para la UPM desde hace más de una década.

En cuanto a la difusión de los resultados de su actividad investigadora, ha publicado más de 300 trabajos en revistas y congresos que han recibido cerca de 7000 citas en Google Scholar, con un índice h de 44.

Ha tenido una amplia experiencia en la gestión universitaria, ocupando numerosos puestos de responsabilidad entre los que cabe destacar Director de la ETS de Ingenieros Industriales de la UPM (1995-2000), Vicerrector de Investigación y Relaciones Institucionales de la UPM (2000-2004), Rector de la UPM (2004-2012) y Director del Centro de Electrónica Industrial (CEI) desde 2016.

A lo largo de su carrera profesional ha recibido numerosos premios y distinciones entre los que cabe mencionar: IEEE Third Millenium Medal (2000), IEEE Fellow (2005), Gran Cruz al Mérito Militar con distintivo blanco (2007), Medalla de Honor de la UPM (2015), Medalla Puig Adam de la Fundación para el Fomento de Innovación Industrial (2012), Premio Tomás Pollán al mérito multidisciplinar en la enseñanza de la Electrónica (2014), Doctor Honoris Causa por la Universidad Ricardo Palma de Perú (2007) y el Colegio de Postgraduados de México (2007) e Ingeniero Industrial del año 2004 por el Colegio Oficial de Ingenieros Industriales de Madrid.

Actualmente, dirige el Centro de Investigación en Electrónica Industrial y la Cátedra UNESCO de Gestión y Política Universitaria, ambos en la Universidad Politécnica de Madrid.

---

## PUESTOS DE GESTIÓN DESEMPEÑADOS

---

- Director de la Cátedra UNESCO de Gestión y Política Universitaria desde octubre de 2017 hasta la fecha.
- Director del Centro de Electrónica Industrial desde enero 2016 hasta la fecha
- Coordinador de la iniciativa *UPM La ciudad del Futuro*. 2013-2016
- Presidente de la Subcomisión de la rama de Ingeniería y Arquitectura del Consejo de Universidades. 2010-2012
- Presidente de la Sectorial TIC de la CRUE. 2009-2012
- Presidente del Consejo Asesor del la Cátedra UNESCO de Gestión y Política Universitaria. 2004-2017
- Presidente de la Fundación para el Fomento de la Innovación Industrial. 2004-2012
- Presidente de la Fundación General de la UPM. 2004-2012
- Presidente de FUNDISMA. 2004-2012.
- Rector de la Universidad Politécnica de Madrid. 2004-2012
- Presidente de AIDIT (empresa dedicada a la certificación de proyectos de I+D+i) 2002-2003
- Vicerrector de Investigación de la Universidad Politécnica de Madrid de 2000 a 2004
- Director de la ETS Ingenieros Industriales de la UPM. 1995-2000
- Miembro del Scientific Advisory Board del Center for Power Electronic Systems. VirginiaTech. Desde 2000
- Subdirector Jefe de Estudios de la ETS de Ingenieros Industriales de la UPM. 1991-1995
- Representante español en el ESPRIT Management Committee de la Comunidad Europea, 1990-1994.
- Subdirector Jefe de Estudios de la ETS de Ingenieros Industriales de la Universidad de Oviedo. 1983.
- Director de Departamento de Automática y Electrónica de la Universidad de Oviedo. 1982-1983

---

**PROYECTOS DE INVESTIGACIÓN CON FINANCIACIÓN PÚBLICA**


---

**Proyecto:** *Secure COnnected Trustable Things (SCOTT)*

**Financiado:** H2020

**Fecha:** Mayo 2017 a Mayo 2020

**Financiación:** 385.395€

---

**Proyecto:** *Sistema de identificación automática de modelos no lineales en caja negra de convertidores electrónicos de potencia en micro-redes inteligentes de corriente continua (IDENMRED).*

**Financiado por:** Ministerio de Economía y Competitividad (PCIN-2017-121)

**Fecha:** de 01/01/17 a 31/12/19

**Financiación:** 175.000€

---

**Proyecto:** *Evaluación y modelado de arquitecturas de nano-redes inteligentes en corriente continua (EVA-ANRI)*

**Financiado por:** Ministerio de Economía y Competitividad 8 DPI2013-47176-C2-1-R)

**Fecha:** de 01/01/2014 a 31/12/2016

**Financiación:** 150.000€

---

**Proyecto:** *VIPERS (Virtual IP Environment for Rapid Silicon)*

**Financiado por:** V Programa Marco UE (IST-2000-30023)

**Fecha:** 2001/2005

**Participantes:**

MSL-Valencia (E), FAGOR (E), U. Sussex (UK), ID-MOS (F), UPM (E)

---

**Proyecto:** *ToolIP (Tools for IP)*

**Financiado por:** MEDEA+ / PROFIT (MEDEA+ A551)

**Fecha:** 2001/2004

**Participantes:**

FZI Karlsruhe (D), ST Microelectronics (IT), Bull (F), CEA-LETI (F), Design & Reuse (F), Deutsche Thomson-Brandt GMBH (D), Empolis GmbH (D), Infineon Technologies (D), ISD(GR), KORG Italy (IT), Philips Semiconductors (NL), Sci-Worx GmbH (D), Siemens AG (D), STM (F), THALES Communications (F), THALES (F), TILAB (IT), Univ. Ancona (IT), Univ. Bologna (IT), Univ. Paderborn (D), SIDSA (E), IMSE-CNM (E), UPM (E)

---

**Proyecto:** *Verificación y Validación de Circuitos Integrados Digitales a Nivel de Transferencia de Registros (RTL)*

**Financiado por:** MCyT. Acciones integradas (HP2001-0022)

**Fecha:** 2002/2003

**Participantes:**

IST-INESC (PT), UPM (E)

---

**Proyecto:** *ENAMORADO (Enabling Nomadic Agents in a Multimedia-ORiented Architecture of Distributed Objects)*

**Financiado por:** V Programa Marco UE (IST-2001-38285)

**Fecha:** 2002/2005

**Participantes:**

Memondo Graphics (E), Deltatec (BE), Archetypon (GR), Nat. Technical University of Athens (GR), Ericsson Ellas (GR), Canal + (BE), UPM (E)

---

**Proyecto:** *MicroFlu (Diseño y fabricación de microcomponentes para fluidica mediante tecnologías emergentes)*

**Financiado por:** MCyT. DPI-2002-00893

**Fecha:** 2002/2005

**Participantes:**

UPM (E) (Grupo de Mecánica de Fluidos, Grupo de Ingeniería de Fabricación, Grupo de Tecnología de Máquinas, División de Ingeniería Electrónica)

---

**Proyecto:** *TAMAI (Tecnologías y Aplicaciones de Microsistemas Activos Inteligentes)*

**Financiado por:** MCyT (TIC)

**Fecha:** 2001-2004

**Participantes:**

INASMET (E),  
UPM (E)

---

**Proyecto:** Desarrollo de un convertidor electrónico avanzado para el aprovechamiento de la energía eólica mediante generadores de velocidad variable

**Financiado por:** Programa Hispano-Norteamericano de Cooperación científica y Tecnológica. Comisión de Intercambio Cultural, Educativo y Científico entre España y los Estados Unidos de América

**Fecha:** Junio 99 – mayo 2000

---

**Proyecto:** SHARED (Software Hardware Architecture for Rapid Evolutionary Design)

**Financiado por:** ESPRIT IV (#26776)

**Fecha:** 1998/2000

**Participantes:** Info-Technologies (F) ENSA (E) U. Sussex (UK) UPM (E)

---

**Proyecto:** Centro de Compatibilidad Electromagnética

**Financiado por:** CICYT

**Fecha:** 1998

---

**Proyecto:** Transformers using Microsystems Technology (TRAMST)

**Financiado por:** Comisión Europea, ESPRIT (#25644)

**Fecha:** 1997-1999

---

**Proyecto:** BACO (Diseño para bajo consumo de controladores de periféricos reutilizables sobre FPGAs)

**Financiado por:** Plan Nacional de I+D (CICYT)

**Fecha:** 1997/1999

**Participantes:** U. Carlos III de Madrid UPM

---

**Proyecto:** TOMI (Tools for OMI)

**Financiado por:** ESPRIT IV (#20724)

**Fecha:** 1996/1998

**Participantes:** TGI (E) TI+D (E) ES2 (F) LEDA (F) UPM (E)

---

**Proyecto:** Low Output Voltage DC/DC converters for Low Power Applications (LOVO)

**Financiado por:** Comisión Europea, ESPRIT (#25248)

**Fechas:** Jul 97- Sep 98

---

**Proyecto:** ASIC para Iluminación de Emergencia (ASILEM)

**Financiado por:** Comisión Europea, ESPRIT (#2078).

**Fecha:** Febrero 97- Julio 97

---

**Proyecto:** Design and modeling improvement of magnetic components in power electronics for aerospace applications. (DEMOMAG)

**Financiado por:** Comisión Europea, ESPRIT (#22253).

**Fecha:** Julio 96- Junio 97

---

**Proyecto:** IUN2 (Inter University Network-2)

**Financiado por:** ESPRIT IV (#20536)

**Fecha:** 1995/1996

**Participantes:** UNED (E) IMEC (B) U. Sussex (UK) CMP (F) Archimedes (GR) Toditec (B) OMIMO (B) UPM (E)

---

**Proyecto:** Realización de un convertidor CC/C para ser utilizado como demostrador del proyecto ESPRIT 6485 (STATIC)

**Financiado por:** Comisión Europea, ESPRIT (#6485). Es financiación europea mediante subcontrato con Alcatel

**Fecha:** Enero-junio 1995

---

**Proyecto:** Modelos de componentes magnéticos en convertidores CC/CC de alta densidad de potencia en programas de simulación (MODEMAG)

**Financiado por:** Plan Nacional I+D (CICYT)

**Fechas:** 1994-1997

---

**Proyecto:** Microsystems, Usage, Strategies and Technologies (MUST)

**Financiado por:** Comisión Europea, ESPRIT (#8520)

**Fecha:** Diciembre 93 – mayo 95

---

**Proyecto:** Powercad II

**Financiado por:** CICYT

**Fecha:** 1992-1995

**Proyecto:** MLSA

**Título:** Circuito interfase entre líneas serie y bus HPCB

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1994/1995

**Proyecto:** MAGIC

**Título:** Circuitos Integrados Magnéticos

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1994/1996

**Proyecto:** ECU

**Título:** Embedded Control Unit

**Financiado por:** ESPRIT (#8235)

**Fecha:** 1994/1996

**Participantes:** TGI S.A. (E) DISEL S.A. (E) SAGEM (F) UNIVERSIDAD POLITECNICA de MADRID (DIE) (E)

**Proyecto:** PRENDA

**Título:** Metodologías avanzadas en el diseño de ASICs

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1993/1995

**Proyecto:** ESIP

**Título:** EDA Standards Integration & Promotion

**Financiado por:** ESPRIT III (#8370)

**Fecha:** 1993/1995

**Participantes:** ANACAD (F) BULL (F) CNET-GRENOBLE (F) ECSI (F) FERNUNIVERSITAT-GESAMTHOCHSCHULE-HAGEN (D) GMD (D) ICL (UK) IMT (F) PHILIPS (NL) REDAC (UK) SNI (D) SYNTHESIA (S) TGI S.A. (E) THOMSON-CSF (F) U.C.I. (F) UNIVERSIDAD de CANTABRIA (E) UJF (F) UNIVERSITAT-GH-PADERBORN (D) UNIVERSITY of MANCHESTER (UK) UNIVERSIDAD POLITECNICA de MADRID (DIE) (E)

**Proyecto:** ENERCHIP

**Título:** Sistema integrado de control energético y de la calidad de servicio

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1993/1994

**Proyecto:** STATIC

**Título:** Silicon Technology for Automotive and Telecommunication Integrated Circuits

**Financiado por:** ESPRIT (#6485)

**Fecha:** 1992/1995

**Participantes:** ALCATEL SESA (E) ELMOS (D) ALCATEL-MIETEC (B) SGS-THOMSON (F) BMW (D) CENTRO NACIONAL de MICROELECTRONICA (E) IMS (D) ALCATEL BELL (B) UNIVERSIDAD POLITÉCNICA de MADRID (DIE) (E)

**Proyecto:** POWERCAD

**Título:** Computer Aided Design Tools for Power Integrated Circuits and Systems

**Financiado por:** ESPRIT III (#6484)

**Fecha:** 1992/1995

**Participantes:** ALCATEL SESA (E) ANACAD (D) IFT-FRAUNHOFER INSTITUT (D) UNIVERSIDAD de CANTABRIA (E) UNIVERSIDAD de OVIEDO (E) UNIVERSIDAD POLITECNICA de MADRID (DIE) (E)

**Proyecto:** OMIDIS

**Título:** OMI Dissemination

**Financiado por:** ESPRIT III (#6175)

**Fecha:** 1992/1995

**Participantes:** TODITEC (B) PDV (D) TRANSCEND TECHNOLOGY LTD (UK) HELLENIC ESPRIT CLUB (GR) TECHNISCHE UNIVERSITEIT EINDHOVEN (NL) NORCONTEL (IRELAND) LTD (IRL) TECMIC (P) UNIVERSIDAD POLITECNICA de MADRID (DIE) (E) PARSYTEC GMBH (D) ETNOTEAM SPA (I)

**Proyecto:** SIGMA

**Título:** Sistema Integrado de Gestión Medioambiental

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1992/1993

---

**Proyecto:** ELECTROLABEL

**Título:** Circuito Controlador de Visualizadores Remotos

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1991

---

**Proyecto:** COMPRESOR DIGITAL

**Título:** Circuito integrado para comprensión de pulsos

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1991/1993

---

**Proyecto:** TOPIC

**Título:** Telecommunication Oriented Power Integrated Circuit

**Financiado por:** ESPRIT-GAME (Grupo Activador de la Microelectrónica en España)

**Fecha:** 1990/1993

---

**Proyecto:** EVEREST

**Título:** European Vanguard Efforts on Research and Engineering of Systems for Testing

**Financiado por:** ESPRIT II (#2318)

**Fecha:** 1989/1993

**Participantes:** ELEKTRONIK CENTRALEN (DK) BULL S.A. (F) SIEMENS AG (D) NEDERLANDSE PHILIPS BEDRIJVEN BV (NL) TELEFONICA INVESTIGACIÓN y DESARROLLO (E) TECHNISCHE UNIVERSITEIT EINDHOVEN (NL) UNIVERSIDAD de CANTABRIA (E) UNIVERSIDAD POLITECNICA de MADRID (E) UNIVERSIDAD POLITECNICA de CATALUÑA (E) UNIVERSITAT DUISBURG (D) UNIVERSITE de MONTPELLIER II (USTL) (F) IMEC VZW (B) RE TECHNOLOGY as (DK) SCANTEST SYSTEM A/S (DK) UNIVERSITY COLLEGE DUBLIN (IRL) BRUNEL UNIVERSITY (UK) INESC (P) HERIE (F)

---

**Proyecto:** PA 86-0419-C02-01

**Título:** Desarrollo de convertidores continua-continua basados en estructuras resonantes

**Financiado por:** CICYT

**Fecha:** 1987/1989



---

## PROYECTOS DE I+D CON FINANCIACIÓN PRIVADA

---

**Proyecto:** Consulting services for developing IC power module components for Simplorer

**Financiado por:** ANSYS (USA)

**Fecha:** 04/01/2011 a 30/06/2013

**Financiación:** 98.350€

**Participantes:** UPM (E)

**Proyecto:** Developing IC power module component for Simplorer

**Financiado por:** ANSYS (USA)

**Fecha:** 01/10/2009 a 31/03/2010

**Financiación:** 20.184€

**Participantes:** UPM (E)

**Proyecto:** PExprt and SMPS Library

**Financiado por:** ANSYS (USA)

**Fecha:** 01/05/2007 a 01/05/2017

**Financiación:** 782.603€

**Participantes:** UPM (E)

**Proyecto:** PARC

**Financiado por:** FFII

**Fecha:** 2000/2002

**Participantes:** UPM (E)

**Proyecto:** SmS (Smart Micro Systems)

**Financiado por:** FFII

**Fecha:** 2000/2002

**Participantes:** UPM (E)

**Proyecto:** WeMS (Wearable Micro Systems)

**Financiado por:** FFII

**Fecha:** 2002/2004

**Participantes:** UPM (E)

**Proyecto:** Acción Especial en Microsistemas

**Financiado por:** Oficina de Ciencia y Tecnología (OCYT)

**Fecha:** 2000

**Participantes:** INASMET (E), IKERLAN (E), CNM (E), UB (E), UPM (E)

**Proyecto:** ASCAT

**Financiado por:** CRISA (Plan Nacional del Espacio)

**Fecha:** 1994/1995

**Proyecto:** FAMUS

**Título:** Sistema de alimentación de salidas múltiples para aplicaciones en aviónica

**Financiado por:** INISEL

**Fecha:** 1989/1991

**Proyecto:** CIBELES

**Título:** Sistema de alimentación de un TWT para comunicaciones con un satélite desde una estación terrena

**Financiado por:** INISEL (Plan nacional del Espacio)

**Fecha:** 1989/1991

**Proyecto:** Diseño de la fuente de alimentación del sistema MINI X-100  
**Financiado por:** ALCATEL SESA  
**Fecha:** 1989

**Proyecto:** MODEBUS  
**Título:** Estudio y modelado del sistema de alimentación de radar 3D lanza  
**Financiado por:** CESELSA  
**Fecha:** 1989

**Proyecto:** FAMUS  
**Título:** Diseño del sistema de alimentación del computador de vuelo del avión de combate europeo  
**Financiado por:** INISEL  
**Fecha:** 1989

**Proyecto:** ALCOTAN  
**Título:** Diseño de un sistema de alimentación distribuido  
**Financiado por:** INISEL  
**Fecha:** 1988

**Proyecto:** Diseño de la fuente de alimentación del sistema LANZACHAFF  
**Financiado por:** INISEL  
**Fecha:** 1987

**Proyecto:** COPRA  
**Título:** Control programable de ascensores  
**Financiado por:** CREATIVIDAD y TECNOLOGIA, S.A.  
**Fecha:** 1986/1987  
**Proyecto:** ORNALUX  
**Título:** Desarrollo de una gama de reactancias electrónicas en alta frecuencia para alumbrado fluorescente  
**Financiado por:** FABRICA de PROTECCIONES ELECTRICAS  
**Fecha:** 1985/1986

**Proyecto:** Automatización de minicentrales hidráulicas  
**Financiado por:** FICYT y DURO-FELGUERA  
**Fecha:** 1985/1987

**Proyecto:** AUTAL  
**Título:** Mecanización y automoción de un almacén para piezas de 5 Kg. a 300 Kg., mediante programación y control de gestión por ordenador  
**Financiado por:** FICYT y DURO-FELGUERA  
**Fecha:** 1985/1986

**Proyecto:** Diseño de una gama de equipos de alumbrado de emergencia  
**Financiado por:** APLICACIONES ELECTRICAS ASTURIANAS  
**Fecha:** 1985

**Proyecto:** SATES  
**Título:** Desarrollo de una gama de equipos electrónicos para alimentación en alta tensión y alta frecuencia de tubos de cátodo frío  
**Financiado por:** CDTI  
**Fecha:** 1983/1985

**Proyecto:** Estudio y desarrollo de un equipo para la medida de velocidad de vehículos automóviles por microondas (Radar Doppler)  
**Financiado por:** DIRECCION GENERAL de TRAFICO  
**Fecha:** 1981/1982

**Proyecto:** CESA-I  
**Título:** Modelización y simulación por ordenador de la Central Electro Solar de Almería

**Financiado por:** Central Electro Solar de Almería

**Fecha:** 1981/1982

**Proyecto:** Diseño de un interruptor estático trifásico 380 V, 1500 a para la verificación de interruptores electromecánicos

**Financiado por:** LABORATORIO CENTRAL OFICIAL de ELECTROTECNIA

**Fecha:** 1981

**Proyecto:** Diseño de la fuente de alimentación conmutada de un teleimpresor

**Financiado por:** DATA DINAMICS, S.A.

**Fecha:** 1981

**Proyecto:** CESA-I

**Título:** Equipo de seguimiento en dos ejes, empleado para la verificación de los helióstatos utilizados en la CENTRAL ELECTRO-SOLAR de ALMERIA

**Financiado por:** CENTRAL ELECTRO-SOLAR de ALMERIA

**Fecha:** 1980/1981

**Proyecto:** Diseño de un equipo para la medida de resistividad superficial en aislantes

**Financiado por:** LABORATORIO CENTRAL OFICIAL de ELECTROTECNIA

**Fecha:** 1980

**Proyecto:** Equipo de seguimiento en colectores solares cilindro-parabólicos

**Financiado por:** COBRA, S.A.

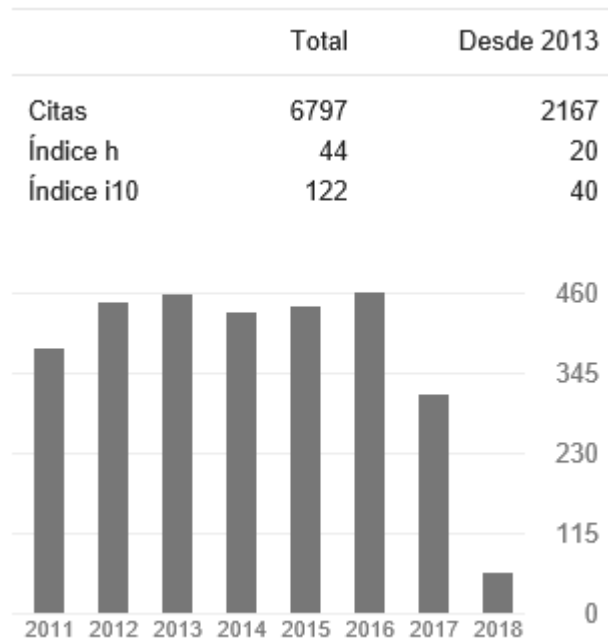
**Fecha:** 1980

**Título:** Diseño de un equipo emisor-receptor por ultrasonidos, destinado a la medida de un flujo de gases en un equipo de ayuda a la respiración

**Financiado por:** MANUFACTURAS MEDICAS, S.A.

**Fecha:** 1979/1980

## Citas en Google Scholar



## PUBLICACIONES EN REVISTAS

- R1.** Francés, A. Anvari, E. Rodríguez, J.C. Vázquez, J. M. Guerrero, J. Uceda  
Dynamic Assessment of COTS Converters-based DC Integrated Power Systems in Electric Ships.A.  
**IEEE Transactions on Industrial Informatics. 2018.** Publicado en ieeexplore, pendiente versión en papel
- R2.** J. Uceda  
La interncionalización de las universidades.  
**Nueva Revista**  
nº 163, ISSN 1130-0426  
Noviembre 2017
- R3.** A. Francés, R. Asensi, O. García, R. Prieto, J. Uceda  
Modeling Electronic Power Converters in Smart DC Microgrids- An Overview  
**IEEE Transactions on Smart Grid. 2017.** Publicado en ieeexplore, pendiente versión en papel
- R4.** J.A. Oliver, José A Cobos, Javier Uceda, E. Aznar, R. Martínez-Máñez, Cristina Sánchez, O. E. Casanova, J. J. Serrano, F. del Pozo  
Development and testing of a new instrument for researching on cancer treatment technologies based on magnetic hyperthermiaO. García, N. Moreno-Arrones, A. B. Cuesta, A. Gutiérrez, P. Alou,  
**IEEE Journal of Emerging and Selected Topics in Power Electronics**  
Vol 4, No 1, pp 243-251. March 2016.
- R5.** J. Uceda  
De lo local a lo global. La interncionalización de las universidades.  
**Nueva Revista**  
nº 151, ISSN 1130-0426  
Diciembre 2014
- R6.** J. M. Guerrero; J. Uceda  
Uninterruptible Power Supply Systems. Guest Editorial  
**IEEE Transactions on Industrial Electronics**

pp. 2842-2844, vol. 25, Issue: 8, ISSN: 0278-0046  
Agosto 2008

- R7.** J. M. Guerrero; L. Hang; J. Uceda  
Control of Distributed Uninterruptible Power Supply Systems  
**IEEE Transactions on Industrial Electronics**  
pp. 2845-2859, vol. 25, Issue: 8, ISSN: 0278-0046  
Agosto 2008
- R8.** J. M. Guerrero; L. G. de Vicuña; J. Uceda  
Uninterruptible power supply systems provide protection  
**IEEE Industrial Electronics Magazine**  
pp. 28-38, vol. 1, Issue: 1, ISSN: 1932-4529  
Spring 2007
- R9.** R. Asensi; R. Prieto; J.A. Cobos; J. Uceda  
Modeling high frequency multi-winding magnetic components using finite element analysis  
**IEEE Transactions on Magnetics**  
pp. 3840-3850, vol. 43, Issue: 10 ISSN: 0018-9464  
October 2007
- R10.** A. Soto, A. de Castro, P. Alou, J.A. Cobos, J. Uceda  
Analysis of the buck converter for scaling the supply voltage of digital circuits  
**IEEE Transactions on Power Electronics**  
pp. 2432-2443, vol. 22, nº 6 ISSN: 0885-8993  
November 2007
- R11.** A. de Castro; P. Zumel; O. García; T. Riesgo; J. Uceda  
Concurrent and simple digital controller of an AC/DC converter with power factor correction based on an FPGA  
**IEEE Transactions on Power Electronics**  
pp. 334 – 343. Volume: 18, Issue: 1 ISSN: 0885-8993 January 2003
- R12.** O. García; J.A. Cobos; R. Prieto; P. Alou, J. Uceda  
Single phase power factor correction: A survey  
**IEEE Transactions on Power Electronics**  
pp. 749-755. Vol 18, nº 3 ISSN: 0885-8993 May 2003
- R13.** O. García; D. Martínez-Avial; J.A. Cobos; J. Uceda  
Harmonic reducer converter  
**IEEE Transactions on Industrial Electronics**  
pp. 322-327 Vol 50, nº 2. ISSN: 0278-0046 April 2003
- R14.** R. Prieto; J.A. Cobos; O. García; P. Alou; J. Uceda  
Study of 3D Magnetic Components by Means of Double 2D  
**IEEE Transactions on Industrial Electronics**  
pp. 183-192 Vol 50, nº 1. ISSN: 0278-0046 February 2003
- R15.** R. Prieto, J.A. Cobos, O. García, P. Alou, J. Uceda  
"Study of 3D Magnetic Components by Means of Double 2D"  
**IEEE Transactions on Industrial Electronics**  
Vol 50, nº 1. Febrero 2003, ISSN: 0278-0046
- R16.** A. de Castro, P. Zumel, O. García, T. Riesgo, J. Uceda  
"Concurrent and Simple Digital Controller of an AC/DC Converter with Power Factor Correction based on an FPGA"  
**IEEE Transactions on Power Electronics**  
Enero de 2003, ISSN 0885-8993
- R17.** O. García, J.A. Cobos, P. Alou, R. Prieto, J. Uceda  
"A Simple Single-Switch Single-Stage AC/DC Converter with fast output voltage regulation"  
**IEEE Transactions on Power Electronics**  
Marzo 2002. Vol. 17, No. 2, págs. 163-171, ISSN 0885-8993

- R18.** *E. de la Torre, Y. Torroja, T. Riesgo, J. Uceda*  
"Hardware Reconfigurable"  
**Revista Indumática 2002**  
Marzo 2002
- R19.** *P. Alou, J. A. Cobos, O. García, R. Prieto y J. Uceda*  
"A New Driving Scheme for Synchronous Rectifiers: Single Winding Self-Driven Synchronous Rectification"  
**IEEE Transactions on Power Electronics**  
Noviembre 2001. Vol. 16, No. 6, págs. 803-811, ISSN 0885-8993
- R20.** *P. Alou, J.A. Cobos, O. García, R. Prieto, J. Uceda*  
"Trends in low power low voltage DC/DC converters"  
**EPE Journal**  
Octubre 2000, vol. 10, nº 3-4, pp.24-31, ISSN 0939-8368
- R21.** *O. García, J. Cobos, R. Prieto, P. Alou y J. Uceda*  
An alternative to supply DC voltages with high power factor  
**IEEE Transactions on Industrial Electronics**  
Agosto 1999, Vol 46, nº4. ISSN 0278-0046, pp 703-709
- R22.** *J. Uceda*  
"Guest Editorial Special Section On Hardware Description Languages For Industrial Electronics"  
**IEEE Transactions on Industrial Electronics**  
Volume: 46 Issue: 1 , Feb 1999, p. 2, ISSN: 0278-0046
- R23.** *D.S.L. Simonetti, J. Sebastián, J. Uceda*  
"The Discontinuous Conduction Mode Sepic and Cuk Power Factor Preregulators: Analysis and Design"  
**IEEE Transactions on Industrial Electronics**  
Octubre 1997, Vol. 44, Nº 5. pp. 630-637, ISSN: 0278-0046
- R24.** *Aguilar, C. Canales, F., Arau, J., Sebastian, J. Uceda*  
"An Integrated Battery Charger/Discharger With Power-Factor Correction"  
**IEEE Transactions on Industrial Electronics**  
Octubre 1997, Vol. 44, Nº 5. pp. 597-603, ISSN: 0278-0046
- R25.** *J.A. Cobos, O. García, J. Sebastián y J. Uceda*  
"Electrónica de Bajo Consumo. Condiciones para la Electrónica de Potencia de Baja Tensión"  
**Mundo Electrónico**  
Marzo 1996. Núm. 265, págs. 47-54, ISSN 0300-3787
- R26.** *J.A. Cobos, O. García, J. Sebastián, J. Uceda*  
"Low Voltage Power Electronics"  
**Journal of Circuits, systems, and Computers.**  
Diciembre 1995. Vol. 5, nº 4. pp. 575-588 ISSN 0218-1266
- R27.** *J. Sebastián, J.A. Cobos, J.M. Lopera y J. Uceda*  
"The Determination of the Boundaries Between Continuous and Discontinuous Conduction Modes in PWM DC-To-DC Converters Used as Power Factor Preregulators"  
**IEEE Transactions on Power Electronics**  
Septiembre 1995. Vol. 10, nº 5. ISSN 0885-8993
- R28.** *J. Sebastián y J. Uceda*  
"An Alternative Method for Controlling Two-Output Dc-To-Dc Converters Using Saturable Core Inductor"  
**IEEE Transactions on Power Electronics**  
Julio 1995. Vol. 10, nº 4 ISSN 0885-8993
- R29.** *J.A. Cobos, J. Uceda*  
"Electrónica de Baja Potencia"  
**INDUMATICA**  
pag. 4-9. Marzo 1995
- R30.** *T Riesgo, J. Uceda*  
"Test en VHDL"  
**NOVATICA**  
nº 112-113, Nov 94/Feb 95. pp. 64-67, ISBN: 0211-2124

- R31.** Y. Torroja, T. Riesgo, J. Uceda, R. de Fermín y F. Reguero  
"El Proceso de Diseño Basado en Lenguajes de Descripción de Hardware"  
**NOVATICA**  
Nº 112-113, Nov 94/Feb.95, ISBN: 0211-2124
- R32.** C. Blanco, M.A. Pérez, M. Rico y J. Uceda  
"Improved High Voltage, High Frequency Power Supply: Design Criteria"  
**EPE Journal**  
1995. Vol. 5, nº 2. ISSN 0939-8368
- R33.** J.A. Cobos, O. García, J. Sebastián y J. Uceda  
"La Electrónica de Bajo Consumo Condiciona la Electrónica de Potencia de Baja Tensión "  
**Mundo Electrónico**  
1995. nº 259. ISSN 0300-3787
- R34.** J. Uceda  
"La Electronica de Potencia: Una Tecnología con Proyección de Futuro"  
**II Semana de la Ingeniería Industrial (INDUMATICA)**  
Marzo 1994. Madrid. España
- R35.** J. Sebastián, J. Uceda, A. Cobos y J. Arau  
"Using SEPIC Topology for Improving Power Factor in Distributed Power Supply Systems"  
**EPE Journal**  
Vol. 3, nº 2, Junio 1993. pp. 107-115, ISSN 0939-8368
- R36.** J. Uceda  
"Power Electronics, Pending Subject in R & D Programmes"  
**EPE Journal**  
Vol. 2, nº 4, 1992. ISSN 0939-8368
- R37.** J. Uceda  
"Industrial Electronics"  
**IEEE Spectrum**  
Enero 1992. pp. 47-48. ISSN 0018-9235
- R38.** J. Arau, J. Sebastián y J. Uceda  
"Tecnicas de Analisis y Modelado de Convertidores CC/CC. Estudio "Comparativo sobre Su Margen de Aplicacion"  
**Mundo Electrónico nº 217**  
Mayo 1991, pp. 100-110. ISSN 0300-3787
- R39.** J. Uceda  
"Electronica de Potencia. Presente y Futuro"  
**Mundo Electrónico nº 200**  
Noviembre 1989, pp. 297-307. ISSN 0300-3787
- R40.** J. Sebastián y J. Uceda  
"The Double Converter: a Fully Regulated Two-Output DC-To-Dc Converter"  
**IEEE Transactions on Power Electronics**  
Julio 1987. pp. 239-246. ISSN 0885-8993
- R41.** M. Rico, H. López y J. Uceda  
"Equipo de Monitorizacion y Supervision de Hornos de Fosa"  
**Mundo Electrónico nº 171**  
Marzo 1987, pp. 119-125. ISSN 0300-3787
- R42.** J. Uceda  
"Las comunicaciones en el entorno Fabril"  
**CHIP nº 70**  
Junio 1987, pp. 77-90
- R43.** J. Sebastián y J. Uceda  
"Convertidores Dobles Cc/Cc con un Solo Transistor (II)"  
**Mundo Electrónico nº 168**  
Diciembre 1986, pp. 97-106. ISSN 0300-3787

- R44.** *J. Sebastián y J. Uceda*  
"Convertidores Dobles Cc/Cc con un Solo Transistor (I)"  
***Mundo Electrónico nº 164***  
Julio 1986, pp. 71-78. ISSN 0300-3787.
- R45.** *F. Núñez de Celis y P.M. Martínez*  
"Filtrado en Convertidores Estáticos de C.C. y C.A. Equipos de Frecuencia Fija y Variable (II)"  
***Mundo Electrónico, nº 131***  
pp. 65-73. 1983. ISSN 0300-3787
- R46.** *J. Peire, C. Martínez Peñalver J. Uceda y P.M. Martínez*  
"Convertidores Controlados con Microprocesador (I): Fundamentos de Los cambiadores de Frecuencia"  
***Mundo Electrónico, nº 133***  
pp.159-166. 1983. ISSN 0300-3787
- R47.** *F. Núñez de Celis y P.M. Martínez*  
"Filtrado en Convertidores Estáticos de C.C. y C.A. Equipos de Frecuencia Fija y Variable (I)"  
***Mundo Electrónico, nº 126***  
pp. 39-46. 1983. ISSN 0300-3787
- R48.** *J. Peire, C.Martínez Peñalver J. Uceda y P.M. Martínez*  
"Convertidores Controlados con Microprocesador (II): Estructuras de Mando y Potencia"  
***Mundo Electrónico, nº 134***  
pp. 153-160. 1983. ISSN 0300-3787
- R49.** *J. Peire, C.Martínez Peñalver J. Uceda y P.M. Martínez*  
"Convertidores Controlados con Microprocesador (III): Control de un UFC"  
***Mundo Electrónico, nº 135***  
pp. 121-129. 1983. ISSN 0300-3787
- R50.** *J. Uceda, P. Martínez y F. Aldana*  
"Active Filters for Static Power Converters"  
***IEE Proceedings***  
Part. B. pp. 347-354. Septiembre 1983. ISSN 0143-7038
- R51.** *P.M. Martínez, J. Uceda y J. Peire*  
"Compensación Estática de Potencia Reactiva"  
***Mundo Electrónico, nº 112***  
Noviembre 1981. pp. 143-150. ISSN 0300-3787
- R52.** *J. Uceda y J. Sanz*  
"Cálculo de Impedancias para Líneas Trifásicas con Ordenador"  
***Revista Energía***  
Enero/Febrero 1976. pp. 66-68
- R53.** *R. Prieto, J.A. Cobos y J. Uceda*  
"Pemag CAD Para Modelado y Simulación de Componentes Magnéticos"  
***INDUMATICA***  
Marzo 1998. Madrid. pp. 24-31



---

**LIBROS Y CAPÍTULOS DE LIBROS**


---

- L1.** J.Uceda  
*Las buenas prácticas en el fobierno de las Universidades*  
***El Gobierno de las Univerisades. Reformas necesarias y tópicos manidos***, Editores V.Coiment, F. Michavila y M. Ripollés, Universitat Jaume I Tecnos ISBN 978-84-309-6705-6, 2015
- L2.** J. Uceda, S. Piriz y otros autores  
***Universitic 2012. Descripción, Gestión y Gobierno de las TI en el Sistema Universitario Español.***  
2012. ISBN 978-84-938807-4-3
- L3.** J. Uceda, P. Gambau, F. Llorens y otros autores  
***Universitic 2011. Descripción, Gestión y Gobierno de las TI en el Sistema Universitario Español.***  
2011. ISBN 978-84-938807-0-5
- L4.** J. Uceda, S. Barro, y otros autores  
***Universitic 2010. Evolución de las TIC en el Sistema Universitario Español. 2006-2010***  
2010. ISBN 978-84-935509-4-8
- L5.** J. Uceda, S. Barro, F. Llorens, J. Franco y otros autores  
***Universitic 2009. Las TIC en el Sistema Universitario Español.***  
2009. ISBN 978-84-935509-4-3
- L6.** J. Uceda, S. Barro, F. Llorens, J. Franco y otros autores  
***Universitic 2008. Las TIC en el Sistema Universitario Español.***  
2008. ISBN 978-84-935509-1-2
- L7.** Á. Fidalgo, F. Gutiérrez-Solana, J. L. López de Silanes, M. Martínez, F. Michavila, J. Mulet, J. Quesada, P. Salaburu, J. Uceda, J. Vázquez y M. A. Zabalza  
**Las dificultades del camino, Empleo y nuevas titulaciones en Europa**  
Editorial Tecnos (Grupo Anaya, S.A.) 2009. Editores: Francisco Toledo y Francesc Michavila. ISSN/ISBN: 978-84-309-4899-4. pp 63-73
- L8.** E. de la Torre, Y. Torroja, T. Riesgo, J. Uceda  
"Two experiences in virtual prototyping using VHDL and C"  
***Design of Hardware/Software. Embedded Systems, editado por Eugenio Villar, Servicio de Publicaciones de la Universidad de Cantabria***  
ISBN 84-8102-284-5, 2001
- L9.** C. López, T. Riesgo, Y. Torroja, J. Uceda, L. Entrena  
"Application of VHDL Features for Optimisation of Functional Validation Quality Measurement"  
***En el libro System-on-Chip Methodologies and Design Languages, editado por Kluwer***
- L10.** Y. Torroja, F. Machado, F. Casado, E. de la Torre, T. Riesgo, J. Uceda  
"ARDID: A Tool and a Model for the Quality Analysis of VHDL based Designs"  
***En el libro Virtual Components: Design & Reuse, editado por Kluwer,***  
2001.
- L11.** E. de la Torre, Y. Torroja, T. Riesgo, J. Uceda  
"Reusable, reconfigurable and reliable HW for rapid prototyping of control boards"  
***Design of Hardware/Software. Embedded Systems, editado por Eugenio Villar, Servicio de Publicaciones de la Universidad de Cantabria***  
ISBN 84-8102-284-5, 2001
- L12.** C.M. Peñalver, J. Uceda, J. Peire y P.M. Martínez  
"Electronica Industrial: Microprocesadores"  
***Sección de Publicaciones de la E.T.S.I.I. de Madrid***  
1983. ISBN 84-7484-034-1
- L13.** J. Uceda, F. Núñez de Celis, C.M. Peñalver y J.L. Aparicio  
"Tecnicas de Interface en Sistemas Basados en Microprocesadores"  
***Sección de Publicaciones de la E.T.S.I.I. de Madrid***  
1983

- L14.** C. Martínez-Peñalver, J. Peire y J. Uceda  
"Curso de Introduccion a Los Microprocesadores"  
*Sección de Publicaciones de la E.T.S.I.I. de Madrid.*  
1982. ISBN 84-7484-025-2
- L15.** F. Aldana, P.M. Martínez y J. Uceda  
"Electronica Analógica"  
*Sección de Publicaciones de la E.T.S.I.I. de Madrid*  
1980. ISBN 84-7484-030-9
- L16.** En colaboración con varios autores  
"Tecnología Electronica y Sus Practicas. (Unidades Didácticas del Programa de Actualizacion Cientifica del Profesorado de Formacion Profesional)"  
*Instituto de Ciencias de la Educación de la U.P.M*  
1978

---

**PUBLICACIONES EN CONGRESOS**


---

- P1.** Galo Guarderas, Airán Francés, Rafael Asensi, Javier Uceda.  
*Large-signal, Black-box Behavioral Modeling of Grid-supporting Power Converters in AC Microgrids*  
6th International Ieee Conference On Renewable Energy Research And Applications (ICRERA 2017).
- P2.** A. Francés, R. Asensi, O. García, R. Prieto, J. Uceda  
How to model a DC Microgrid: Towards an automated solution DC Microgrids  
ICDCM 2017. IEEE Second International Conference on DC Microgrids. 609-616
- P3.** A. Francés, R. Asensi, O. García, R. Prieto, J. Uceda  
The performance of polytopic models in smart DC Microgrids  
IEEE Energy Conversion Conference and Exposition (ECCE). 2016
- P4.** A. Francés, R. Asensi, O. García, J. Uceda  
A blackbox large-signal Lyapunov-based stability analysis method for power converter based systems  
IEEE 17th Workshop on Control and Modeling for Power Electronics (COMPEL). 2016.
- P5.** A. Francés, R. Asensi, O. García, R. Prieto, J. Uceda  
A blackbox modeling approach for DC Microgrids  
IEEE Applied Power Electronics Conference and Exposition (APEC). 2016. 1624-1631
- P6.** C. López; L. Entrena; T. Riesgo; J. Uceda  
A functional validation methodology based on error models for measuring the quality of digital integrated circuits,  
SPIE: VLSI Circuits and Systems II, May 2005, Sevilla (Spain), pp. 730-741 Vol. 5837, ISBN: 0-8194-5832-5, ISSN: 0277-786X
- P7.** O. García; J.A. Cobos; J. Uceda  
Tight magnetic coupling in multiphase interleaved converters based on simple transformers, IEEE Applied Power Electronics Conference (APEC), March 2005, Austin (Texas, USA), pp. 385-391, ISBN: 07803-8975-1
- P8.** J.A. Cobos; O. García; J. Uceda  
Supplying energy to mobile and autonomous electronics, IEEE International Power Electronics Congress (CIEP), October 2004, Celaya (Mexico) pp 3-8, ISBN: 07803-8790-2
- P9.** O. García; P. Zumel; A. de Castro; J.A. Cobos; J. Uceda  
An automotive 16 phases DC/DC converter , IEEE Power Electronics Specialists Conference (PESC), pp. 350-35 June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN:0275-9306
- P10.** A. Soto; P. Alou; J.A. Cobos; J. Uceda  
High input voltage (48V) multiphase VRM with feed-forward of the load current for fast dynamics, IEEE Power Electronics Specialists Conference (PESC), June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN:0275-9306
- P11.** M. Sanz; A.M. Sánchez; P. Alou; R. Prieto; J.A. Cobos; J. Uceda  
Step by step multi-layer piezoelectric transformer design procedure , IEEE Power Electronics Specialists Conference (PESC), June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN: 0275-9306
- P12.** A. de Castro; T. Riesgo; O. García; J. Uceda  
A methodology to design custom hardware digital controllers for switching power converters , IEEE Power Electronics Specialists Conference (PESC), pp. 4676-4681 June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN: 0275-9306
- P13.** M. Sanz; A.M. Sánchez; J.A. Oliver; R. Prieto; J.A. Cobos; J. Uceda  
FEA based model of multilayer piezoelectric transformer working in thickness mode , IEEE Power Electronics Specialists Conference (PESC), June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN: 0275-9306
- P14.** L.M. Escribano; R. Prieto; J.A. Cobos; J.A. Oliver; J. Uceda  
Analytical model for magnetic components including self-heating effects, IEEE Power Electronics Specialists Conference (PESC), June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN: 0275-9306
- P15.** L.M. Escribano; R. Prieto; J.A. Oliver; J.A. Cobos; J. Uceda  
A new 2D/3D FEA-based thermal model for magnetic components, IEEE Power Electronics Specialists Conference (PESC), pp. 4867-4872 June 2004 Aachen (Germany) ISBN: 0-7803-8399-0 ISSN: 0275-9306
- P16.** P. Alou; J.A. Cobos; Prieto; R; O. García; J. Uceda  
A two stage voltage regulator module with fast transient response capability , IEEE Power Electronics Specialists Conference (PESC), pp. 138-143 Vol. 1 2003 Acapulco (Mexico) ISBN: 0-7803-7754-0

- P17.** C. Fernández; O. García; J.A. Cobos; J. Uceda  
A simple dc/dc converter for the power supply of a cochlear implant, IEEE Power Electronics Specialists Conference (PESC), pp. 1965-1970 Vol. 4 2003 Acapulco (Mexico) ISBN: 0-7803-7754-0
- P18.** R. Prieto; J.A. Cobos; J. Uceda  
A Full Procedure to Model Integrated Magnetics based on FEA, IEEE Applied Power Electronics Conference (APEC), pp. 952-957 February 2004 Anaheim (USA) ISBN: 0-7803-8269-2
- P19.** P. Zumel; O. García; J.A. Cobos; J. Uceda  
EMI reduction by interleaving of power converters, IEEE Applied Power Electronics Conference (APEC), pp. 688-694 February 2004 Anaheim (USA) ISBN: 0-7803-8269-2
- P20.** P. Alou; J.A. Cobos; O. García; R. Prieto; J. Uceda  
Input voltage influence on voltage regulator modules based on multiphase buck and multiphase half bridge topologies, IEEE Applied Power Electronics Conference (APEC), pp. 1282-1288 Vol. 2 February 2004 Anaheim (USA) ISBN: 0-7803-8269-2
- P21.** J.A. Oliver; O. García; J.A. Cobos; J. Uceda  
Passive component analysis in interleaved buck converters, IEEE Applied Power Electronics Conference (APEC), pp. 623-628 Vol. 1 February 2004 Anaheim (USA) ISBN: 0-7803-8269-2
- P22.** O. García; J.A. Cobos; J. Uceda  
Tight magnetic coupling in multiphase interleaved converters based on simple transformers, IEEE Applied Power Electronics Conference (APEC), pp. 385-391 March 2005 Austin (Texas, USA) ISBN: 07803-8975-1
- P23.** P. Alou; A. Soto; J.A. Cobos  
Dual-voltage quarter-bridge DC/DC converter with control in secondary side, IEEE Applied Power Electronics Conference (APEC), pp. 1199-1204 March 2005 Austin (Texas, USA) ISBN: 07803-8975-1
- P24.** J.A. Cobos; O. García; J. Uceda  
Supplying energy to mobile and autonomous electronics, Center of Power Electronics Systems (CPES), 2004 Blacksburg (Virginia, USA)
- P25.** J.A. Cobos; O. García; J. Uceda  
Supplying energy to mobile and autonomous electronics, IEEE International Power Electronics Congress (CIEP), pp. 3-8 October 2004 Celaya (Mexico) ISBN: 07803-8790-2
- P26.** P. Zumel; O. García; J.A. Cobos; J. Uceda  
Magnetic integration for interleaved converters, IEEE Applied Power Electronics Conference (APEC), February 2003 Miami (Florida, USA) ISBN: 0-7803-7768-0
- P27.** M. Sanz; P. Alou; A. Soto; R. Prieto; J.A. Cobos; J. Uceda  
Magnetic-less converter based on piezoelectric transformers for step-down DC/DC and low power application, IEEE Applied Power Electronics Conference (APEC), pp. 615 -621. Volume: 2 February 2003 Miami (Florida, USA) ISBN: 0-7803-7768-0
- P28.** A. Soto; A. de Castro; P. Alou; J.A. Cobos; J. Uceda; A. Lotfi  
Analysis of the buck converter for scaling the supply voltage of digital circuits, IEEE Applied Power Electronics Conference (APEC), pp. 711 -717. Volume: 2 February 2003 Miami (Florida, USA) ISBN: 0-7803-7768-0
- P29.** P. Zumel; O. García; J.A. Cobos; J. Uceda  
Magnetic integration for interleaved converters, IEEE Applied Power Electronics Conference (APEC), pp. 1143 -1149. Volume: 2 February 2003 Miami (Florida, USA) ISBN: 0-7803-7768-0
- P30.** C. López; L. Entrena; T. Riesgo; J. Uceda  
A functional validation methodology based on error models for measuring the quality of digital integrated circuits, SPIE: VLSI Circuits and Systems II, pp. 730-741 Vol. 5837 May 2005 Sevilla (Spain) ISBN: 0-8194-5832-5 ISSN: 0277-786X
- P31.** R. Prieto; J.A. Oliver; J.A. Cobos; J. Uceda  
Entorno CAD para Diseño y Modelado de Componentes Magnéticos, Seminario Anual de Automática, Electrónica Industrial e Instrumentación, Septiembre 2003 Vigo (Spain)
- P32.** O. García; P. Alou; J.A. Cobos; J. Uceda  
Convertidor AC/DC con back-up y transición automática, Seminario Anual Automática, Electrónica Industrial e Instrumentación, September 2003 Vigo (Spain)
- P33.** L.M. Escribano, R. Prieto, J.A. Cobos y J. Uceda  
"Thermal Modeling for Magnetic Components: A Survey", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 2002. Sevilla, España ISBN: 0-7803-7474-6

- P34.** P. Zumel, O. García, J.A. Cobos, J. Uceda  
"Exploring interleaved converters as an EMI reduction technique in power converters", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 2002. Sevilla, España ISBN: 0-7803-7474-6
- P35.** A. de Castro, T. Riesgo, E. de la Torre, Y. Torroja, J. Uceda  
"Custom Hardware IEEE 1451.2 Implementation for Smart Transducers", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 2002. Sevilla, España ISBN: 0-7803-7474-6
- P36.** C. Fernández, O. García, R. Prieto, J.A. Cobos, J. Uceda  
"Overview of different alternatives for the contact-less transmission of energy", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 2002. Sevilla, España ISBN: 0-7803-7474-6
- P37.** A.M. Sánchez, M. Sanz, R. Prieto, J.A. Oliver, J.A. Cobos y J. Uceda  
"Aplicación de los Métodos Numéricos al Diseño de un Transformador Piezoeléctrico", V Congreso de Métodos Numéricos en Ingeniería, Junio 2002. Madrid
- P38.** A. Castro, T. Riesgo, J. Uceda  
"Reusable and reconfigurable system for sensor interfacing and control", Design of Circuits and Integrated Systems (DCIS), Santander 2002
- P39.** M. García, E. de la Torre, T. Riesgo, L. Entrena  
"FPGS Debugging through JTAG: Developing highly configurable debug modules", Design of Circuits and Integrated Systems (DCIS), Santander 2002
- P40.** R. Prieto, O. García, J.A. Cobos, J. Uceda  
"Designing Inductors at Device and Converter Level", IEEE International Symposium on Industrial Electronics (ISIE), L'Aquila (Italia), julio 2002
- P41.** E. de la Torre, M. García, T. Riesgo, Y. Torroja y J. Uceda  
"Non-Intrusive Debugging using the JTAG interface of FPGA-Based Prototypes", IEEE International Symposium on Industrial Electronics (ISIE), L'Aquila (Italia), julio 2002
- P42.** A. Castro, J.M. Chaquet, E. Morejón, T. Riesgo, J. Uceda  
"A system-on chip for Smart sensors", IEEE International Symposium on Industrial Electronics (ISIE), L'Aquila (Italia), julio 2002
- P43.** O. García, J.A. Cobos, J. Uceda  
"High efficiency PFC converter to meet EN61000-3-2 and A14 ", IEEE International Symposium on Industrial Electronics (ISIE), L'Aquila (Italia), julio 2002
- P44.** M. Sanz, P. Alou, J.A. Oliver, R. Prieto, J.A. Cobos, J. Uceda  
"Interleaving of Electrodes in Piezoelectric Transformers", IEEE Power Electronics Specialist Conference (PESC), Cairns (Australia), junio 2002. IEEE Catalog Nº 02CH37289. ISBN 0-7803-7262-X
- P45.** P. Zumel, R. Prieto, J.A. Cobos, J. Uceda  
"Comparative Study of Flex-Foil Technology in HF Planar Transformers Windings", IEEE Power Electronics Specialist Conference (PESC), Cairns (Australia), junio 2002. IEEE Catalog Nº 02CH37289. ISBN 0-7803-7262-X
- P46.** C. Fernandez, O. Garcia, J.A. Cobos, J. Uceda  
"Self-learning laboratory set-up for teaching power electronics combining simulations and measurements", IEEE Power Electronics Specialist Conference (PESC), Cairns (Australia), junio 2002. IEEE Catalog Nº 02CH37289. ISBN 0-7803-7262-X
- P47.** O. García, J.A. Cobos, P. Alou, R. Prieto, J. Uceda  
"Universal Input Voltage AC/DC Adapter", IEEE Power Electronics Specialist Conference (PESC), Cairns (Australia), junio 2002. IEEE Catalog Nº 02CH37289. ISBN 0-7803-7262-X. Págs. 1071-1076
- P48.** C. Fernández, R. Prieto, O. García, P. Herranz, J.A. Cobos, J. Uceda  
"Modelling core-less high frequency transformers using finite element analysis", IEEE Power Electronics Specialist Conference (PESC), Cairns (Australia), junio 2002. IEEE Catalog Nº 02CH37289. ISBN 0-7803-7262-X.
- P49.** Dos Reis, F.S.; de Lima, J.C.M.; Canalli, V.M.; Pomilio, J.A.; Sebastian, J.  
"Matching conducted EMI to international standards", IEEE Power Electronics Specialist Conference (PESC), Cairns (Australia), junio 2002. IEEE Catalog Nº 02CH37289. ISBN 0-7803-7262-X. Págs. 388 -393 vol.1
- P50.** L.M. Escribano, R. Prieto, J.A. Oliver, J.A. Cobos, J. Uceda  
"New Modeling Strategy for the Fringing Flux Energy in Magnetic Components with Air Gap", IEEE Applied Power Electronics Conference (APEC), Marzo 2002. Dallas (Texas), Estados Unidos. IEEE Catalog Nº 02CH37335. ISBN 0-7803-7404-5

- P51.** M. Sanz, P. Alou, R. Prieto, J.A. Cobos, J. Uceda  
"Comparison of Different Alternatives to Drive Piezoelectric Transformers", IEEE Applied Power Electronics Conference (APEC), Marzo 2002. Dallas (Texas), Estados Unidos. IEEE Catalog Nº 02CH37335. ISBN 0-7803-7404-5
- P52.** García, O., Fernandez, C., J.A. Cobos, J. Uceda  
"Universal Line Voltage Single-Stage AC/DC Converter", IEEE Applied Power Electronics Conference (APEC), Marzo 2002. Dallas (Texas), Estados Unidos. IEEE Catalog Nº 02CH37335. ISBN 0-7803-7404-5
- P53.** P. Zumel, A. Castro, O. García, T. Riesgo, J. Uceda  
"Concurrent and simple digital controller of an AC/DC converter with power factor correction", IEEE Applied Power Electronics Conference (APEC), Marzo 2002. Dallas (Texas), Estados Unidos. IEEE Catalog Nº 02CH37335. ISBN 0-7803-7404-5
- P54.** P. Alou, O. García, J.A. Cobos, J. Uceda, M. Rascón  
"Flyback with Active Clamp: a Suitable Topology for Low Power and Very Wide Input Voltage Applications", IEEE Applied Power Electronics Conference (APEC), Marzo 2002. Dallas (Texas), Estados Unidos. IEEE Catalog Nº 02CH37335. ISBN 0-7803-7404-5. Págs. 242-248
- P55.** A.M.Sánchez, M.Sanz, R. Prieto, J.A.Oliver, J.A.Cobos y J.Uceda  
"CAD based design of magnetic components for high frequency power", Design&Elektronik, Marzo 2002. Munich, Alemania
- P56.** Fernandez, C., García, O., J.A. Cobos, J. Uceda  
"Hardware and software environment for self-learning in power electronics", 10th International Power Electronics and Motion Control Conference (EPE-PEMC), Cavtat & Dubrovnik (Croatia), 2002
- P57.** A. de Castro, P. Zumel, O. García, T. Riesgo, J. Uceda  
"FPGA-based Control of a Flyback Converter with Power Factor Correction", Design of Circuits and Integrated Systems Conference (DCIS), Oporto (Portugal), noviembre 2001
- P58.** M. García, A. de Castro, E. de la Torre, T. Riesgo, J. Uceda  
"Debugging and Tracing in JTAG-Compatible FPGA-Based Designs", Design of Circuits and Integrated Systems Conference (DCIS), Oporto (Portugal), noviembre 2001.
- P59.** P. Zumel, A. de Castro, O. García, T. Riesgo, J. Uceda  
"A simple digital hardware to control a PFC converter", IEEE International Conference on Industrial Electronics (IECON), Denver (USA), noviembre 2001
- P60.** E. de la Torre, M. García, A. de Castro, T. Riesgo, J. Uceda  
"Mantenimiento de configuraciones y depuración de hardware mediante la herramienta CHDT", Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA), Alicante (España), septiembre 2001
- P61.** T. Riesgo, E. de la Torre, J. Uceda,  
"Highly Configurable Solutions for Microprocessor-Based Control Boards", Design, Automation and Test in Europe (DATE) – Designers' Forum, Munich (Alemania), marzo 2001.
- P62.** E. de la Torre, M. García, A. de Castro, T. Riesgo, J. Uceda  
"Mantenimiento de configuracions y depuración de hardware mediante la herramienta CHDT", Actas de las Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA), Alicante (España), septiembre 2001  
2001
- P63.** P. Zumel, A. de Castro, O. García, T. Riesgo, J. Uceda  
"A Simple Digital Hardware to Control a PFC Converter", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 2001, Denver (Colorado), Estados Unidos, IEEE Catalog Nº 01CH37243 ISBN: 0-7803-7108-9 págs. 943-948
- P64.** R. Prieto, J.A. Cobos, J. Uceda, M.Christini  
"Modeling HF Resistance of Parallel Windings in Magnetic Components", European Power Electronics Conference (EPE), Agosto 2001. Gratz, Austria
- P65.** O. García, J.A. Cobos, R. Prieto, P. Alou, J. Uceda  
"Power Factor Correction: A Survey", IEEE Power Electronics Specialists Conference (PESC), Junio 2001, Vancouver, Canadá, IEEE Catalog Nº 01CH37230. ISBN 0-7803-7067-8. Págs. 8-13
- P66.** R. Prieto, J. A. Cobos, O. García, P. Alou, J. Uceda  
"Using Parallel Windings in Planar Magnetic Components", IEEE Power Electronics Specialists Conference (PESC), Junio 2001, Vancouver, Canadá, IEEE Catalog Nº 01CH37230. ISBN 0-7803-7067-8. Págs. 2055-2060

- P67.** R. Prieto, L.M.Escribano, J.A.Oliver, J.A. Cobos, J. Uceda  
"1D analytical procedure to calculate magnetic components parameters", IEEE Power Electronics Specialis Conference (PESC), Junio 2001. Vancouver, Canadá. IEEE Catalog Nº 01CH37230. ISBN 0-7803-7067-8
- P68.** O. García, P. Alou, J.A. Cobos, J. Uceda, J. González, J.A. Navas  
"Converter for Telecom and Datacom compatibility", Applied Power Electronics Conference (APEC), Marzo 2001, Anaheim (California), Estados Unidos, IEEE Catalog Nº 01CH37181. ISBN 0-7803-6618-2
- P69.** P. Alou, J.A. Cobos, M. Sanz, R. Prieto, J. Uceda, M. Rivas, J.A. Navas  
"Subharmonic driving: a new concepto to drive piezoelectric transformer in power converters", Applied Power Electronics Conference (APEC), Marzo 2001, Anaheim (California), Estados Unidos, IEEE Catalog Nº 01CH37181. ISBN 0-7803-6618-2
- P70.** O. García, P. Alou, J.A. Cobos, J. Uceda, J.A. Navas, J. González  
"Converter for Telecom and Datacom Compatibility", IEEE Applied Power Electronics Conference (APEC), Marzo 2001, Anaheim (California), Estados Unidos, IEEE Catalog Nº 01CH37181. ISBN 0-7803-6618-2. Págs. 303-307
- P71.** P. Alou, J.A. Oliver, J.A. Cobos, O. García, J. Uceda  
"Buck + Half-Bridge (d=50%) Topology Applied to Very Low Voltage Power Converters", IEEE Applied Power Electronics Conference (APEC), Marzo 2001, Anaheim (California), Estados Unidos, IEEE Catalog Nº 01CH37181. ISBN 0-7803-6618-2. Págs. 715-721
- P72.** R.Prieto, M. Sanz, J.A. Cobos, P. Alou, O. García, J. Uceda  
"Design Considerations of Multilayer Piezoelectric Transformers", IEEE Applied Power Electronics Conference (APEC), Marzo 2001, Anaheim (California), Estados Unidos, IEEE Catalog Nº 01CH37181. ISBN 0-7803-6618-2. Págs. 1258-1263
- P73.** A. de Castro, M. García, M. del Real, E. de la Torre, T. Riesgo, J. Uceda  
"A Methodology to Develop Configurable Control Boards Supported by the CHDT Tool", Design of Circuits and Integrated Systems Conference (DCIS), Montpellier (Francia), noviembre 2000
- P74.** J. Pardo, M. Iriso, T. Riesgo, E. de la Torre, Y. Torroja, J. Uceda  
"AVI: a Tool to Learn VHDL through Internet", Design of Circuits and Integrated Systems Conference (DCIS), Montpellier (Francia), noviembre 2000
- P75.** C. López, T. Riesgo, Y. Torroja, J. Uceda, L. Entrena  
"Application of Fault Simulation Techniques to Design Validation Quality Measurement", Design of Circuits and Integrated Systems Conference (DCIS), Montpellier (Francia), noviembre 2000
- P76.** F. Machado, Y. Torroja, F. Casado, T. Riesgo, E. de la Torre, J. Uceda  
"A simple method to estimate the area of VHDL RTL descriptions", Design of Circuits and Integrated Systems Conference (DCIS), Montpellier (Francia), noviembre 2000
- P77.** F. Casado, F. Machado, T. Riesgo, E. de la Torre, Y. Torroja, J. Uceda  
"A Set of Hardware Components for a Reconfigurable Control and Communications Board", IEEE International Conference on Industrial Electronics (IECON), Nagoya (Japón), octubre 2000
- P78.** L. Entrena, T. Riesgo, J. Uceda  
"BACO: Diseño Reutilizable para Bajo Consumo. Aplicación a los Controladores de Periféricos", I Seminario del Programa Nacional de Tecnologías de la Información y las Comunicaciones TEDEA'2000, Almagro (Ciudad Real), septiembre 2000.
- P79.** C. López, T. Riesgo, Y. Torroja, J. Uceda  
"Application of VHDL features for optimization of functional validation quality measurement", Forum on Design Languages (FDL), Tubingen (Alemania), septiembre 2000, ISBN: 3-00006540-7
- P80.** E. de la Torre, T. Riesgo, J. Uceda, E. Macip, M. Rizzi  
"Highly Configurable Control Boards: a Tool and a Design Experience", Proceedings of IEEE Conference on Rapid Systems Prototyping, París (Francia), junio 2000
- P81.** O. García, M.D. Martínez-Avial, J.A. Cobos, J. Uceda, J. González, J.A. Navas  
"Harmonic reducer converter", IEEE Power Electronics Specialists Conference (PESC), Junio 2000. Galway. Irlanda. ISSN 0275-9306
- P82.** O. García, C. Fernández, R. Prieto, J.A. Cobos, J. Uceda  
"Design trade-offs of BI-flyback and BI-forward AD/DC converters to comply low frequency harmonic regulation", IEEE Power Electronics Specialists Conference (PESC), Junio 2000. Galway. Irlanda. ISSN 0275-9306

- P83.** P. Alou, Pérez-Bedmar. P., J.A. Cobos, J. Uceda, M. Rascón.  
"A high efficiency voltage regulator module with single winding self-driven synchronous rectification", IEEE Power Electronics Specialists Conference (PESC), Junio 2000. Galway. Irlanda. ISSN 0275-9306
- P84.** J.A. Oliver, J.A. Cobos, J. Uceda, M. Rascón., C. Quiñones  
"Systematic approach for developing large-signal averaged models of multioutput PWM converters", IEEE Power Electronics Specialists Conference (PESC), Junio 2000. Galway. Irlanda. ISSN 0275-9306
- P85.** Y. Torroja, F. Casado, F. Machado, T. Riesgo, E. de la Torre, J. Uceda  
"Using a simplified hardware model to analyse the quality of VHDL based designs", Design, Automation and Test in Europe (DATE), Marzo 2000. París, Francia. ISBN: 0-7695-0539-2
- P86.** P. Alou, J.A. Cobos, R. Prieto, J. Uceda, M. Rascón  
"Influence of windings coupling in low-voltage DC/DC converters with single winding self-driven synchronous rectification", Applied Power Electronics Conference and Exposition (APEC), Febrero 2000. New Orleans, Louisiana, USA. IEEE Catalog Nº 00CH37058, ISBN: 0-7803-5866-X
- P87.** O. García, J.A. Cobos, R. Prieto, P. Alou, J. Uceda  
"Simple AC/DC converters to meet IEC 1000-3-2", Applied Power Electronics Conference and Exposition (APEC), Febrero 2000. New Orleans, Louisiana, USA. IEEE Catalog Nº 00CH37058, ISBN: 0-7803-5866-X
- P88.** R. Prieto, J.A. Cobos, O. García, P. Alou, J. Uceda  
"High frequency resistance in flyback type transformers", Applied Power Electronics Conference and Exposition (APEC), Febrero 2000. New Orleans, Louisiana, USA. IEEE Catalog Nº 00CH37058, ISBN: 0-7803-5866-X
- P89.** M. García, E. de la Torre, T. Riesgo, Y. Torroja, J. Uceda  
"A Tool for Development and Cebug of Configurable FPGA-based Embedded System Prototypes", XIV Design of Circuits and Integrated Systems Conference (DCIS), Noviembre 1999. Palma de Mallorca, España. ISBN: 84-7632-424-3
- P90.** M. Quintana, J. de Lucas, T. Riesgo, Y. Torroja, J. Uceda  
"A Macrocell for CAN Interface: Design for reuse experience", XIV Design of Circuits and Integrated Systems Conference (DCIS), Noviembre 1999. Palma de Mallorca, España. ISBN: 84-7632-424-3
- P91.** F.B. Libano, J.A. Cobos and J. Uceda  
"Compensation characteristics of Parallel active filters", Powertech Conference, Octubre 1999. Budapest
- P92.** V.M. Canalli, J.A. Cobos, J. Uceda  
"Test and Design of switching mode regulators using the behavioral averaged PWM switch and a program for automatic regulator prototype generation", Brazilian Power Electronics Conference (COBEP), Foz do Iguazu (Brasil). Septiembre 1999
- P93.** V.M. Canalli, J.A. Cobos and J. Uceda  
"System filter design method using the behavioral averaged PWM switch model", Brazilian Power Electronics Conference (COBEP), Foz do Iguazu (Brasil). Septiembre 1999
- P94.** V.M. Canalli, J.A. Cobos, J. Uceda  
"Test and Design of switching mode regulators using the behavioral averaged PWM switch and a program for automatic regulator prototype generation", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), San Francisco (Estados Unidos). Septiembre 1999. IEEE Catalog Nº 99CH37029. ISBN: 0-7803-5735-3 pp. 290-294
- P95.** O. García, J.A. Cobos, R. Prieto, P. Alou, J. Uceda,  
"An alternative to supply DC voltages with high power factor", IEEE Transactions on Industrial Electronics, Agosto 1999, Vol. 46, Nº 4, pp. 703-709, ISSN 0278-0046
- P96.** R. Prieto, J.A. Cobos and J. Uceda  
"Modelado de componentes magnéticos mediante técnicas de elementos finitos", IV Congreso de Métodos Numéricos en Ingeniería, Junio 1999. Sevilla, España
- P97.** O. García, J.A. Cobos, P. Alou, R. Prieto, J. Uceda  
"A Simple Single-Switch Single-Stage AC/AC Converter with Fast Output Voltage Regulation", IEEE Power Electronics Specialists Conference (PESC), Junio 1999. Charleston, South Carolina. USA. IEEE Catalog. Número: 99CH36321 ISBN: 0-78035423-0
- P98.** R. Prieto, J.A. Oliver, J.A. Cobos, J. Uceda  
"1D Magnetic component Model for Planar Structures", IEEE Power Electronics Specialists Conference (PESC), Junio 1999. Charleston, South Carolina. USA. IEEE Catalog. Número: 99CH36321 ISBN: 0-78035423-0



- P99.** R. Asensi, J.A. Cobos, P. Alou, R. Prieto, J. Uceda  
"Characterization of Windings Coupling in Multi-Winding Magnetic Components", IEEE Power Electronics Specialists Conference (PESC), Junio 1999. Charleston, South Carolina. USA. IEEE Catalog. Número: 99CH36321, ISBN: 0-78035423-0
- P100.** O. García, P. Alou, J.A. Oliver, J.A. Cobos, J. Uceda, S. Ollero  
"AC/DC Converters with Tight Output Voltage Regulation and with a Single Control Loop", Applied Power Electronics Conference and Exposition (APEC), Marzo 1999. Dallas, Texas, USA. p.p. 1098-1104. ISBN: 0-7803-5162-2, IEEE Catalog N°: 99CH36285
- P101.** P. Alou, J.A. Cobos, J. Uceda, M. Rascón, E. de la Cruz  
"Design of a Low Output Voltage DC/DC Converter for Telecom Application with a New Scheme for Self-Driven Synchronous Rectification", Applied Power Electronics Conference and Exposition (APEC), Marzo 1999. Dallas, Texas, USA. p.p. 866-872. ISBN: 0-7803-5162-2, IEEE Catalog N°: 99CH36285
- P102.** J.A. Cobos, P. Alou, O. García, J. Uceda, M. Rascón  
"New Driving Scheme for Self Driven Synchronous Rectifier", Applied Power Electronics Conference and Exposition (APEC), Marzo 1999. Dallas, Texas, USA. p.p. 840-846. ISBN: 0-7803-5162-2, IEEE Catalog N°: 99CH36285
- P103.** R. Prieto, L. Ostergaard, J.A. Cobos, J. Uceda  
"Axisymmetric Modeling of 3D Magnetic Components", Applied Power Electronics Conference and Exposition (APEC), Marzo 1999. Dallas, Texas, USA. p.p. 213-219. ISBN: 0-7803-5162-2, IEEE Catalog N°: 99CH36285
- P104.** R. Prieto, J.A. Oliver, J.A. Cobos, J. Uceda, M. Christini  
"Errors Obtained when 1D Magnetic Component Models are not Properly Applied", Applied Power Electronics Conference and Exposition (APEC), Marzo 1999. Dallas, Texas, USA. p.p. 206-212. ISBN: 0-7803-5162-2, IEEE Catalog N°: 99CH36285
- P105.** V. Canalli, F.S dos Reis, J. Oliver, J.A. Cobos, P. Alou, J. Uceda  
"Test and Design of switching mode regulators using the behavioral averaged PWM switch and a program for automatic regulator prototype generation", Congreso Internacional de Investigación en Ingeniería Eléctrica y Electrónica, 1998. Aguas Calientes. México
- P106.** C. López, T. Riesgo, Y. Torroja, E. de la Torre, J. Uceda  
"An error simulator to estimate the quality of design validations experiments", Proceedings of Forum on Design Languages, Lausanne (Suiza), septiembre 1998.
- P107.** Y. Torroja, C. López, J.L. Ruiz, J.L. García y J. Uceda  
"A Design Methodology for the Development of a High Performance DSP", Design of Circuits and Integrated Systems Conference (DCIS), Noviembre 1998. Madrid, España. p.p. 16-21. ISBN: 84-606-8345-7
- P108.** C. López, T. Riesgo, Y. Torroja, E. de la Torre y J. Uceda  
"A Method to Perform Error Simulation in VHDL", Design of Circuits and Integrated Systems Conference (DCIS), Noviembre 1998. Madrid, España. p.p. 496-501. ISBN: 84-606-8345-7
- P109.** T. Ramirez, E. de la Torre, Y. Torroja y J. Uceda  
"A Virtual Prototype of an FPGA-Based Rapid Prototyping System", Design of Circuits and Integrated Systems Conference (DCIS), Noviembre 1998. Madrid, España. p.p. 102-107. ISBN: 84-606-8345-7
- P110.** E. Rodríguez, O. García, J.A. Cobos, J. Arau y J. Uceda  
"A Single Stage Rectifier with PFC and Fast Regulation of the Output Voltage", IEEE International Power Electronics Congress (CIEP), Octubre 1998. San Luis Potosí, México. IEEE Catalog N° 98TH8375. ISBN: 0-7803-5006-5, págs. 30-36
- P111.** F.B. Líbano, J.A. Cobos, J. Uceda  
"Compensation characteristics of parallel active filters", PES III CONLADIAS- Congresso Latino Americano de Distribuição de Energia Elétrica, Septiembre 1998. Brasil
- P112.** R. Prieto, V. Bataller, J.A. Cobos y J. Uceda  
"Influence of the Winding Strategy in Toroidal Transformer", IEEE Industrial Electronics Society (IECON), Septiembre 1998. Aachen, Germany IEEE Catalogo N° 98CH36200, ISBN 0-7803-4503-7
- P113.** C. López, T. Riesgo, Y. Torroja, E. de la Torre y J. Uceda  
"An Error Simulator to Estimate the Quality of Design Validation Experiments", First international forum on design languages (FDL), Septiembre 1998. Lausanne, Suiza. pp. 47-54. ISBN: 2-9700180-0-4
- P114.** P. Alou, J.A. Cobos, O. García, R. Prieto y J. Uceda  
"Coupling Inductors for Supplying Pulsating Loads with DC/DC Converters", IEEE Power Electronics Specialists Conference (PESC), Mayo 1998. Fukuoka, Japan. pp. 1790-1795. IEEE Catalog. Número 98CH36196, ISBN: 0-7803-4491-X

- P115.** O. García, J.A. Cobos, R. Prieto, P. Alou y J. Uceda  
"A New Approach for Single Stage AC/DC Power Factor Correction Converters with an Improved Energy Processing", IEEE Power Electronics Specialists Conference (PESC), Mayo 1998. Fukuoka, Japan. pp. 1061-1068. IEEE Catalog. Número 98CH36196, ISBN: 0-7803-4491-X
- P116.** O. García, J.A. Cobos, R. Prieto, P. Alou y J. Uceda  
"Novel Power Factor Correction AC/DC Converters with High Efficiency Based on the Forward Topology", IEEE Power Electronics Specialists Conference (PESC), Mayo 1998. Fukuoka, Japan. pp. 1815-1821. IEEE Catalog. Número 98CH36196, ISBN: 0-7803-4491-X
- P117.** E. Rodríguez, O. García, J.A. Cobos, J. Arau y J. Uceda  
"A Single-Stage Rectifier with PFC and Fast Regulation of the Output Voltage", IEEE Power Electronics Specialists Conference (PESC), Mayo 1998. Fukuoka, Japan. pp. 1642-1648. IEEE Catalog. Número 98CH36196, ISBN: 0-7803-4491-X
- P118.** T. Riesgo, Y. Torroja, E. de la Torre y J. Uceda  
"Quality Estimation fo Test Vectors and Functional Validation Procedures Based on Fault and Error Models", Design Automation and Test in Europe (DATE), Febrero 1998. Paris, Francia. pp. 955-956. IEEE N° PR08359, ISBN: 0-8186-8359-7
- P119.** R. Prieto, J.A. Cobos, O. García, P. Alou y J. Uceda  
"Taking Into Account All the Parasitic Effects in the Design of Magnetic Components", Applied Power Electronics Conference and Exposition (APEC), Febrero 1998. Anaheim, California, USA. pp. 400-406. IEEE Catalog. nº 98CH36154, ISBN: 0-7803-4342-5
- P120.** J.A. Cobos, P. Alou, O. García, R. Prieto, J. Uceda y M. Rascón  
"Several Alternatives for Low Output Voltage on Board Converters", Applied Power Electronics Conference and Exposition (APEC), Febrero 1998. Anaheim, California, USA. pp. 163-169. IEEE Catalog. nº 98CH36154, ISBN: 0-7803-4342-5
- P121.** O. García, J.A. Cobos, P. Alou, R. Prieto y J. Uceda  
"A High Efficient Low Output Voltage (3.3 V) Single Stage AC/DC Power Factor Correction Converter", Applied Power Electronics Conference and Exposition (APEC), Febrero 1998. Anaheim, California, USA. pp. 201-207. IEEE Catalog. nº 98CH36154, ISBN: 0-7803-4342-5
- P122.** P.Alou, J.A.Cobos, O.García, R.Prieto and J.Uceda  
"Design guidelines for a resonant reset forward converter with self-driven synchronous rectification", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 1997. New Orleans (Louisiana), Estados Unidos. pp. 593-598. IEEE Catalog N° 97CH36066 ISBN: 0-7803-3932-0
- P123.** Dos Reis, F.S.; Antunes, F.; Sebastian, J.; Uceda, J.;  
"PFP converters size evaluation", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Noviembre 1997. New Orleans (Louisiana), Estados Unidos. pp. 593-598. IEEE Catalog N° 97CH36066 ISBN: 0-7803-3932-0. Page(s): 866 -871 vol.2
- P124.** J. Fernández, J. Rebollo, J. Millán, J.A. Cobos, O. García, J. Uceda  
"VDMOS Devices for Low Output Voltage DC/DC Converters", IEEE Power Electronics and Applications (EPE), Septiembre 1997. Trondheim, Noruega. pp. 2202-2027. ISBN: 90-75815-02-6
- P125.** O. García, P. Alou, J.A. Cobos, R. Prieto, J. Uceda, Casero.  
"A Practical Implementation of a Charger of a Battery of Capacitors (0,5F) for X-Ray Applications", IEEE Power Electronics and Applications (EPE), Septiembre 1997. Trondheim, Noruega. pp. 2156-2161. ISBN: 90-75815-02-6
- P126.** R. Prieto, J.A. Cobos, O. Grcía, J. Uceda  
"Influence of the Winding Strategy on the Parasitics of Magnetic Components", IEEE Power Electronics and Applications (EPE), Septiembre 1997. Trondheim, Noruega. pp. 2038-2043. ISBN: 90-75815-02-6
- P127.** O. García, J.A. Cobos, R. Prieto, J. Uceda  
"Single Switch AC/DC Power Factor Correction Converter Valid for Both Three Phase and Single Phase Applications", IEEE Power Electronics and Applications (EPE), Septiembre 1997. Trondheim, Noruega. pp. 1188-1193. ISBN: 90-75815-02-6
- P128.** D. Simonetti, J. Sebastián, J. Uceda  
"A Simplified Design Approach for Constant-Frequency Single-Switch Three-Phase Discontinuous Boost Power Factor Preregulators", IEEE International Symposium on Industrial Electronics (ISIE), Julio 1997. Guimaraes – Portugal. pp. 578-582. IEEE Catalog N° 97TH8280, ISBN 07803-3936-3

- P129.** F.S. Dos Reis, F. Antunes, J. Sebastián, J. Uceda  
"Influence of the Control Method in the PFP Converters Size", IEEE International Symposium on Industrial Electronics (ISIE), Julio 1997. Guimaraes – Portugal. pp. 365-370. IEEE Catalog Nº 97TH8280, ISBN 07803-3936-3
- P130.** O. García, J.A. Cobos, P. Alou, R. Prieto, J. Uceda y S. Ollero  
"A New Family of Single Stage AC/DC Power Factor Correction Converters with Fast Output Voltage Regulation", IEEE Power Electronics Specialists Conference (PESC), Junio 1997. St. Louis (Missouri), Estados Unidos. IEEE Catalog Nº 1-800-678. ISBN: 0-7803-3840-5, ISSN 0275-9306 págs. 536-542
- P131.** R. Prieto, J.A. Cobos, V. Bataller, O. García y J. Uceda  
"Study of Toroidal Transformers by Means of 2D Approaches", IEEE Power Electronics Specialists Conference (PESC), Junio 1997. St. Louis (Missouri), Estados Unidos. IEEE Catalog Nº 1-800-678. ISBN: 0-7803-3840-5, ISSN 0275-9306 págs. 621-626
- P132.** F.B. Líbano, J.A. Cobos, J. Uceda  
"Simplified Control Strategy for Hybrid Active Filters", IEEE Power Electronics Specialists Conference (PESC), Junio 1997., San Luis, Missouri, USA. IEEE Catalog Nº 1-800-678, ISBN 0-7803-3840-5 / 0-7803-3841-3
- P133.** T. Riesgo, Y. Torroja, C. López, J. Uceda  
"Estimation of the Quality of Design Validation Experiments Based on Error Models", VHDL User's Forum in Europe, SIG-VHDL Spring Working Conference, Abril 1997. Toledo, Spain. pp. 11-21. ISBN: 84-8102-158-X
- P134.** Y. Torroja, T. Riesgo, E. de la Torre, J. Uceda  
"Design for reusability: Generic and configurable designs", VHDL User's Forum in Europe, SIG-VHDL Spring Working Conference, Abril 1997. Toledo, Spain. pp. 11-21 ISBN: 84-8102-158-X
- P135.** R. Prieto, J.A. Cobos, O. García, J. Uceda  
"Interleaving Techniques in Magnetic Components", Applied Power Electronics Conference and Exposition (APEC), Febrero 1997, Atlanta, Georgia, p.p. 931-936. IEEE Catalog Nº 97CH36011, ISBN 0-7803-3704-2
- P136.** P. Alou, O. Suter, J.A. Cobos, J. Uceda, S. Ollero  
"Design of a 1.5V Output Voltage On-Board DC/DC Converter with Magnetic Components Integrated in a Multilayer PCB", Applied Power Electronics Conference and Exposition (APEC), Febrero 1997, Atlanta, Georgia, p.p. 764-769. IEEE Catalog Nº 97CH36011, ISBN 0-7803-3704-2
- P137.** M. Rascón, R. Prieto, O. García, J.A. Cobos, J. Uceda  
"Design of Very Low Profile Magnetic Components Using Flex Foils", Applied Power Electronics Conference and Exposition (APEC), Febrero 1997, Atlanta, Georgia, p.p. 561-567. IEEE Catalog Nº 97CH36011, ISBN 0-7803-3704-2
- P138.** R. Prieto, J.A. Cobos, O. García, J. Uceda  
"Study of the Sensitivity of the Parameters in Magnetic Components", Applied Power Electronics Conference and Exposition (APEC), Febrero 1997, Atlanta, Georgia, p.p. 355-360. IEEE Catalog Nº 97CH36011, ISBN 0-7803-3704-2
- P139.** Entrena, J.A. Espejo, E. Olías, J. Uceda  
"Power factor correction using zero current switched quasi-resonant converters with voltage follower and multiplier approach-control", EPE Journal, Diciembre 1996, pp. 46-53,
- P140.** J.A.Cobos, R.Prieto and J.Uceda  
"Magnetic Element Modeling Tool (MEMT) from POWERCAD ESPRIT project" Artículo invitado, IEEE International Conference on Electronics, Circuits and Systems (ICECS), Octubre 1996, Rodas, Grecia, pp. 760-763
- P141.** D. Simonetti, J.L. Vieira, J. Sebastián, J. Uceda  
"Simplifying the Design of a DCM Boost PFP", IEEE International Power Electronics Congress (CIEP), Octubre 1996. Cuernavaca, México. p.p. 138-141. IEEE Catalog Nº 96TH8227, ISBN 0-7803-3633-X
- P142.** J. Uceda, J. Sebastián, F. Dos Reis  
"Power Factor Preregulators Employing the Flyback and Zeta Converters in FM Mode", IEEE International Power Electronics Congress (CIEP), Octubre 1996. Cuernavaca, México. p.p. 132-137. IEEE Catalog Nº 96TH8227, ISBN 0-7803-3633-X
- P143.** E. de la Torre, J. Calvo, J. Uceda  
"Model Generation of Test Logic for Macrocell Based Designs", European Design Automation Conference (EURO-VHDL), Septiembre 1996. Ginebra (Suiza), pp. 456-461. IEEE Catalog Nº 96CB36000, ISBN 0-8186-7574-8
- P144.** L.A. Entrena, J.A. Espejo, E. Olías, J. Uceda  
"Timing Optimization by an Improved Redundancy Addition and Removal Technique", European Design Automation Conference (EURO-VHDL), Septiembre 1996. Ginebra (Suiza), pp. 342-347. IEEE Catalog Nº 96CB36000, ISBN 0-8186-7574-8

- P145.** T. Riesgo, J. Uceda  
“A Fault Model for VHDL Descriptions at the Register Transfer Level”, European Design Automation Conference (EURO-VHDL), Septiembre 1996. Ginebra (Suiza), pp. 462-467. IEEE Catalog Nº96CB36000, ISBN 0-8186-7574-8
- P146.** J. Uceda, A. Cobos, R. Prieto  
“Review of Current Modeling Techniques for High Frequency Magnetic Components”, International Power Electronics & Motion Control Conference and Exhibition (PEMC), Septiembre 1996. Budapest, Hungría, pp. 2/49-2/55.. ISBN 963 420 487-2, 963 420 489-9
- P147.** V.M. Cannalli, J.A. Cobos, R. Prieto, J. Uceda, E. Olías.  
“Large-Signal Modeling and Simulation of Distributed Power Systems”, IEEE International Conference on Industrial, Control, and Instrumentation (IECON), Agosto 1996. Taipei, Taiwan, pp. 653-658. IEEE Catalog. Nº 96CH35830, ISBN 0-7803-2775-6
- P148.** F.S. Dos Reis, J. Sebastián, J. Uceda  
“Applying FM Control to PFP Converters”, IEEE International Conference on Industrial, Control, and Instrumentation (IECON), Agosto 1996. Taipei, Taiwan, pp. 1814-1819. IEEE Catalog. Nº 96CH35830, ISBN 0-7803-2775-6
- P149.** T. Riesgo, E. de la Torre, Y. Torroja, J. Uceda  
“The Use of Standards in Electronic Design”, IEEE International Conference on Industrial, Control, and Instrumentation (IECON), Agosto 1996. Taipei, Taiwan, pp. 407-412. IEEE Catalog. Nº 96CH35830, ISBN 0-7803-2775-6
- P150.** D.S.L. Simonetti, J. Sebastián, J.A. Cobos, J. Uceda  
“Analysis of the Conduction Boundary of a Boost PFP Fed by Universal input”, IEEE Power Electronics Specialists Conference (PESC), Junio 1996. Baveno Italia. pp. 1204-1208. IEEE Catalog. Nº 96CH35962, ISBN 0-7803-35007, ISSN 0275-9306
- P151.** O. García, J. Sebastián, J.A. Cobos, R. Prieto, J. Uceda .  
“A Comparison of Output Filter Size in DC/DC Converters”, IEEE Power Electronics Specialists Conference (PESC), Junio 1996. Baveno Italia. pp. 638-644. IEEE Catalog. Nº 96CH35962, ISBN 0-7803-35007, ISSN 0275-9306
- P152.** F.B. Libano, D.S.L. Simonetti, J. Uceda  
“Frequency Characteristics of Hybrid Filter Systems”, IEEE Power Electronics Specialists Conference (PESC), Junio 1996. Baveno Italia. pp. 1142-1148. IEEE Catalog. Nº 96CH35962, ISBN 0-7803-35007, ISSN 0275-9306
- P153.** V.M. Canalli, J.A. Cobos, J.A. Oliver, J. Uceda .  
“Behavioral Large Signal Averged Model for DC/DC Switching Power Converters”, IEEE Power Electronics Specialists Conference (PESC), Junio 1996. Baveno Italia. pp. 1675-1681. IEEE Catalog. Nº 96CH35962, ISBN 0-7803-35007, ISSN 0275-9306
- P154.** R. Prieto, J.A. Cobos, O. García, R. Asensi, J. Uceda  
“Optimizing the Winding Strategy or the Transformer in a Flyback Converter”, IEEE Power Electronics Specialists Conference (PESC), Junio 1996. Baveno Italia. pp. 1456-1462. IEEE Catalog. Nº 96CH35962, ISBN 0-7803-35007, ISSN 0275-9306
- P155.** T. Riesgo, J. Uceda, W. Schögler, W. Moshhammer, J.L. Ramos, V. Guerreiro  
“ENERCHIP: ASIC for Power Quality Measurement and Control”, European Design & Test Conference and Exhibition (DE & TC), Marzo 1996. París, Francia
- P156.** R. Prieto, O. García, R. Asensi, J.A. Cobos, J. Uceda  
“Optimizing the Performance of Planar Transformes”, IEEE Eleventh Annual applied Power Electronics Conference and Exposition (APEC), Marzo 1996. San José, California. USA. pp. 415-421. IEEE Catalog. Nº 96CH35871, ISBN 0-7803-3045-5
- P157.** R. Asensi, R. Prieto, J.A. Cobos, O. García, J. Uceda  
“A CAD Tool for Magnetic Components Modeling”, Applied Power Electronics Conference and Exposition (APEC), Marzo 1996. San José, California. USA. pp. 427-433. IEEE Catalog. Nº 96CH35871, ISBN 0-7803-3045-5
- P158.** J.A. Cobos, O. García, J. Sebastián, J. Uceda y F. Aldana  
“Integrating a Model for High Frequency Magnetic Components in a Power Electronics CAD System”, IEEE Intern. Telecommunication Energy Conference (INTELEC), Noviembre 1995. La Haya, Holanda. IEEE Catalog Nº 95CH35824. ISBN: 0-7803-2751-9 págs. 415-420
- P159.** O. García, J.A. Cobos, R. Prieto, J. Uceda y S. Ollero  
“A Standard Design Method for High Frequency PCB Transformers”, IEEE Intern. Telecommunication Energy Conference (INTELEC), Noviembre 1995. La Haya, Holanda. IEEE Catalog Nº 95CH35824. ISBN: 0-7803-2751-9 págs. 335-339

- P160.** Y. Torroja, J. Sánchez, J. Uceda  
"Generación de Componentes de Biblioteca en VHDL Altamente Configurables", X Congreso de Diseño de Circuitos Integrados y Sistemas, Noviembre 1995. Zaragoza, pp. 315-320. ISBN 84-600-9269-0
- P161.** C. Aguilar, F. Canales, J. Arau, J. Sebastián, J. Uceda  
"An Improved Battery Charger/Discharger Topology with Power Factor Correction", IEEE International Conference on Industrial Electronics, Control, and Instrumentation (IECON), Noviembre 1995. Orlando, Florida, USA, pp. 590-595. IEEE Catalog Nº 95CH35868, ISBN 0-7803-3026-9
- P162.** M. Hernandez, A. Martínez, J. Arau, J. Sebastián, J. Uceda  
"Comparative Analysis of Boost and Buck-Boost Derived Topologies Used as Power Factor Correctors", IEEE International Conference on Industrial Electronics, Control, and Instrumentation (IECON), Noviembre 1995. Orlando, Florida, USA, pp. 335-340, IEEE Catalog Nº 95CH35868, ISBN 0-7803-3026-9
- P163.** R. Prieto, R. Asensi, J.A. Cobos, O. García, J. Uceda  
"New Modeling Strategy for High Frequency Magnetic Components", IEEE International Conference on Industrial Electronics, Control, and Instrumentation (IECON), Noviembre 1995. Orlando, Florida, USA, pp. 246-251. IEEE Catalog Nº 95CH35868, ISBN 0-7803-3026-9
- P164.** J. Sebastián, J.A. Cobos, O. García y J. Uceda  
"Small Signal Modelling of the Half-Bridge Complementary-Control DC-to-DC Converter", IEEE International Power Electronics Congress (CIEP), Octubre 1995. San Luis de Potosí, México. IEEE Catalogo nº 95TH8145, ISBN: 0-7803-3072-2
- P165.** D. Simonetti, J. Sebastian, J.A. Cobos y J. Uceda  
"The Continuous-Discontinuous Conduction Boundary of a Boost PFP FED by Universal Input", IEEE International Power Electronics Congress (CIEP), Octubre 1995. San Luis de Potosí, México. IEEE Catalogo nº 95TH8145, ISBN: 0-7803-3072-2
- P166.** J.A. Cobos, J. Arau, O. García, A. Martínez, J. Uceda y J. Sebastián  
"Compact AC/DC Converter with Low Output Voltage (3.3V) and Power Factor Correction", IEEE International Power Electronics Congress (CIEP), Octubre 1995. San Luis de Potosí, México. pp. 8-13, IEEE Catalogo nº 95TH8145, ISBN: 0-7803-3072-2
- P167.** C. Blanco, M.A. Pérez, M. Rico, J. Uceda,  
"A Resonant High Voltage Converter with C-Type Output Filter", IEEE Industry Applications Society, 30 th Annual Meeting (IAS), Octubre 1995. Orlando, Florida, USA. IEEE Catalog Nº 95CH35862, ISBN 0-7803-3008-0
- P168.** J.A. Cobos, O. García, J. Uceda, F. Aldana, J. Sebastián y E. de la Cruz  
"Two Stage DC/DC Converter with Low Output Voltage (3.3V) and Optimized Synchronous Rectification Stage", European Power Electronics Conference (EPE), Septiembre 1995. Sevilla, España. Págs. 2.743-2.748
- P169.** A. Martínez, J. arau, D. Abud J.A. Cobos, J. Uceda  
"Design Trade-offs ina Boost Topology Used as a Power Factor Controller", European Power Electronics Conference (EPE), Septiembre 1995. Sevilla (España) pp. 2845-2850
- P170.** C. Blanco, M.A. Pérez, M. Rico, J. Uceda  
"Design of the Delay Line Power Supply of a TWT", European Power Electronics Conference (EPE), Septiembre 1995. Sevilla (España) pp. 2.123-2.128
- P171.** F. Dos Reis, J. Sebastián, J. Uceda  
"Determination of Power Factor Preregulators Conducted EMI", European Power Electronics Conference (EPE), Septiembre 1995. Sevilla (España) pp. 3.259-3.264
- P172.** D. Simonetti, F. Líbano, J. Sebastián, J. Uceda  
"A Magnetically Coupled Regenerative Turn-Off Snubber", European Power Electronics Conference (EPE), Septiembre 1995. Sevilla (España) pp. 1.101-1.105
- P173.** J.A. Cobos, O. García, J. Uceda, J. Sebastián  
"Low Power and Low Outout Voltage (3,3V) AC/DC Converter with Power Factor Correction", European Power Electronics Conference (EPE), Septiembre 1995. Sevilla (España) pp. 2.301-2.306
- P174.** T. Riesgo, E. de la Torre, Y. Torroja, E. Olías, J. Uceda  
"Cad in Test", IEEE Internantional Symposium on Industrial Electronics (ISIE), Julio 1995. Athens, Grecia. pp. 33-38. IEEE Catalog Nº 95TH8081, ISBN 0-7803-2684-9
- P175.** D. Simonetti, J. Sebastián, J. Uceda  
"A Novel Three-Phase AC-DC Power Factor Preregulator", Power Electronics Specialists Conference (PESC), Junio 1995. Atlanta-Georgia (USA), pp. 979-984. IEEE Catalog Nº 95CH3581-8, ISBN 0-7803-2730-6, ISSN 0275-9306

- P176.** J. Sebastián, J.A. Cobos, O. García, J. Uceda  
"An Overall Study of the Half-Bridge Complementary-Control DC-To-DC Converter", IEEE Power Electronics Specialists Conference (PESC), Junio 1995. Atlanta-Georgia (USA), pp. 1229-1235. IEEE Catalog Nº 95CH3581-8, ISBN 0-7803-2730-6, ISSN 0275-9306
- P177.** P.M. Gil, A. Lumbreras, J. Sebastián, J. Uceda  
"Analysis of the FB-ZCS-PWM Converter as Power Factor Preregulator", IEEE Power Electronics Specialists Conference (PESC), Junio 1995. Atlanta-Georgia (USA), pp. 908-913. IEEE Catalog Nº 95CH3581-8, ISBN 0-7803-2730-6, ISSN 0275-9306
- P178.** R. Prieto, R.Asensi, J.A.Cobos, O.García, J.Uceda  
"Model of the Capacitive Effects in Magnetic Components", IEEE Power Electronics Specialists Conference (PESC), Junio 1995. Atlanta-Georgia (USA), pp. 678-683. IEEE Catalog Nº 95CH3581-8, ISBN 0-7803-2730-6, ISSN 0275-9306
- P179.** O.García, J.Cobos, J. UcedaSebastián  
"Zero Voltage Switching in the PWM Half Bridge Topology with Complementary Control and Synchronous Rectification", IEEE Power Electronics Specialists Conference (PESC), Junio 1995. Atlanta-Georgia (USA), pp. 286-291. IEEE Catalog Nº 95CH3581-8, ISBN 0-7803-2730-6, ISSN 0275-9306
- P180.** C. Aguilar, F. Canales, J. Arau, J. Sebastián, J. Uceda  
An Integrated Battery Charger/Discharger with Power Factor Correction, IEEE Power Electronics Specialists Conference (PESC), Junio 1995. Atlanta-Georgia (USA), pp. 714-719. IEEE Catalog Nº 95CH3581-8, ISBN 0-7803-2730-6, ISSN 0275-9306
- P181.** J.A. Cobos y J. Uceda  
"Low Output Voltage DC/DC Conversion", International Conference on Industrial Electronics, Septiembre 1994, Bolonia (Italia). IEEE Catalog Number 94CH3319/1, ISBN 0-7803-1328-3
- P182.** D.S.L.Simonetti, J. Sebastián y J. Uceda  
"Control Conditions to Improve Conducted EMI By Switching Frequency Modulation of BASIC Discontinuous PWM Preregulators", IEEE Power Electronics Specialists Conference (PESC), Junio 1994. Taipei, Taiwan. IEEE Catalog Number 94CH-3418-1. ISBN 0-7803-1859-5. ISSN 0275-9306
- P183.** J.A. Cobos, O. García, J. Uceda, Sebastián y E. de la Cruz  
"Comparison of High Efficiency Low Output Voltage Forward Topologies", IEEE Power Electronics Specialists Conference (PESC), Junio 1994. Taipei, Taiwan. pp. 887-894. IEEE Catalog Number 94CH-3418-1. ISBN 0-7803-1859-5. ISSN 0275-9306
- P184.** T. Riesgo, Y. Torroja y J. Uceda  
"Design Process Based on Hardware Description Languages", IEEE International Symposium on Industrial Electronics (ISIE), Mayo 1994. Santiago de Chile. Chile. pp. 59-65. IEEE Catalog Number 94TH0670-0, ISBN 0-7803-1961-3
- P185.** J.A. Cobos, O. García, J. Sebastian y J. Uceda  
"Resonant Reset Forward Topologies for Low Output Voltage on Board Converters", IEEE Applied Power Electronics Conference and Exposition (APEC), Febrero 1994. Orlando. USA. ISBN 0-7803-1457-3
- P186.** J. Sebastián, M. Jaureguizar y J. Uceda  
"An Overview of Power Factor Correction in Single-Phase Off-Line Power Supply Systems", 20th International Conference on IEEE Industrial Electronics Control and Instrumentation (IECON), Septiembre 1994. Bologna. Italia
- P187.** T. Riesgo, J.L.Ramos, J.A. Torres y J. Uceda  
"Enerchip: Circuito Integrado para Control Energetico", IX Congreso de Diseño de Circuitos Integrados (DCIS), Maspalomas. Noviembre 1994. Las Palmas de Gran Canaria. España
- P188.** J.A. Cobos y J. Uceda  
"Low Output Voltage DC/DC Conversion", 20th International Conference on IEEE Industrial Electronics Control and Instrumentation (IECON), September 1994. Bologna, Italia. IEEE Catalog Nº 94CH3319-1, ISBN 0-7803-1328-3
- P189.** J.A. Cobos, O. García, J. Sebastián, J. Uceda y F. Aldana  
"Optimized Synchronous Rectification Stage for Low Output Voltage (3.3V) DC/DC Conversion", IEEE Power Electronics Specialists Conference (PESC), Junio 1994. Taipei, Taiwan. IEEE Catalog Nº 94CH3418-1, ISBN 0-7803-1859-5, ISSN 0275-9306
- P190.** F. Soares Dos Reis, J. Sebastián y J. Uceda  
"Determination of Emi Emission in Power Factor Preregulators By Design", IEEE Power Electronics Specialists Conference (PESC), Junio 1994. Taipei, Taiwan. IEEE Catalog Nº 94CH3418-1, ISBN 0-7803-1859-5, ISSN 0275-9306
- P191.** R. Asensi, J.A. Cobos, O. García, R. Prieto y J. Uceda  
"A Full Procedure to Model High Frequency Transformer Windings", IEEE Power Electronics Specialists Conference (PESC), Junio 1994. Taipei, Taiwan. IEEE Catalog Nº 94CH3418-1, ISBN 0-7803-1859-5, ISSN 0275-9306

- P192.** T. Riesgo y J. Uceda  
"A Hardware-Oriented Fault-Model for Synthesizable Descriptions", North-Atlantic Test Workshop, Junio 1993. Hannover (New Hampshire). USA
- P193.** F.S.Dos Reis, J.Sebastián, L.C. de Oliveira y J.Uceda II  
"Practical Design of Forward ZCS-QRC Converter", Congreso Internacional de Electrónica de Potencia (CIEP), Agosto 1993. Cuernavaca. Mexico. pp. 46-54. IEEE Catalog Nº 93TH0576-9, ISBN 0-7803-1405-0
- P194.** A. Triunfo, J. Arau, J. Sebastián, R. González y J. Uceda  
"Design of a Forward ZCS-QRC Dor a Distributed Power Supply System", II Congreso Internacional de Electrónica de Potencia (CIEP), Agosto 1993. Cuernavaca. Mexico. pp. 24-28. IEEE Catalog Nº 93TH0576-9, ISBN 0-7803-1405-0
- P195.** D.S.L.Simonetti, J.Sebastián y J. Uceda  
"Modeling the Modulated-Frequency Boost AC-DC Preregulator", II Congreso Internacional de Electrónica de Potencia (CIEP), Agosto 1993. Cuernavaca. Mexico. pp. 18-23. IEEE Catalog Nº 93TH0576-9, ISBN 0-7803-1405-0
- P196.** D.S.L. Simonetti, J. Sebastian y J. Uceda  
"Single-Switch Three-Phase Power Factor Preregulator Under Variable Switching Frequency and Discontinuous Input Current", IEEE Power Electronics Specialists Conference (PESC), Junio 1993. Seattle. Washington. USA. pp. 657-662. IEEE Catalog Nº 93CH32938, ISBN 0-7803-1242-0, ISSN 0275-9306
- P197.** D.S.L. Simonetti, J. Sebastián y J. Uceda  
"A Small-Signal Model for Flyback, SEPIC and Cuk Converters as Power Factor Preregulators in Discontinuous Conduction Mode", IEEE Power Electronics Specialists Conference (PESC), Junio 1993. Seattle, Washington. USA. pp. 735-741. IEEE Catalog Nº 93CH32938, ISBN 0-7803-1242-0, ISSN 0275-9306
- P198.** J.A. Cobos, O. García, J. Sebastián y J. Uceda  
"Active Clamp PWM Forward Converter with Self Driven Synchronous Rectification", The fifteenth International Telecommunications Energy Conference (INTELEC), Septiembre, 1993. París (Francia). pp. 200-206
- P199.** J. Uceda  
"Power Electronics Technology and Applications 1993", Editor Asociado Chapter 4: Converter Modeling and Control, IEEE Technology Update Series. 1993. IEEE Catalog Nº 93CR0100-8, ISBN 0-783-0880-8
- P200.** D.S.L. Simonetti, J. Sebastián, y J. Uceda  
"One Switch Three-Phase Power Factor Preregulator Under Variable Switching Frequency and Discontinuous Input Current", IEEE Power Electronics Specialists Conference (PESC), Junio 1993. Seattle, Washington. USA. IEEE Catalog Nº 93CH32938, ISBN 0-7803-1242-0, ISSN 0275-9306
- P201.** D.S.L. Simonetti, G. Bevilacqua, P. Mejía y J. Uceda  
"A Neural Control of Power Factor Preregulators", IEEE Industrial Electronics Conference (IECON), Noviembre 1993. Hawaii, USA. IEEE Catalog Nº 93CH3234-2, ISBN 07803-0891-3
- P202.** T. Riesgo, J. Uceda y F. Aldana  
"High Level Testing for Digital VLSI: A Survey", Proceedings of IEEE Industrial Electronics Conference (IECON), Maui (Hawai, EEUU), noviembre 1993, páginas: 402-407. IEEE Catalog Nº 93CH3234-2, ISBN 07803-0891-3
- P203.** F.S. Dos Reis, J. Sebastián y J. Uceda  
"Introduction to EMC Regulations on Power Electronics", II Brazilian Power Electronics Conference (COBEP), Noviembre 1993. Uberlandia, Minas Gerais, Brazil
- P204.** D.S.L.Simonetti, F.S. dos Reis, J. Sebastián y J. Uceda  
"A 300w Modulated Frequency Boost Preregulator", II Brazilian Power Electronics Conference (COBEP), Noviembre 1993. Uberlandia, Minas Gerais, Brazil
- P205.** J. Uceda  
"La Electronica de Potencia: Una Tecnologia en Desarrollo", Foro sobre la Innovación Tecnológica en la Industria Eléctrica, Panel: Electrónica de Potencia y su Aplicación a la Industria Eléctrica. Diciembre 1993. San Agustín de Guadalix, Madrid. España
- P206.** Y. Torroja, I. Pompa y J. Uceda  
"Automatic Synthesis of FSM from Graphical Descriptions", EUROCHIP Workshop, Septiembre 1993. Toledo (España)
- P207.** L. Entrena y J.Uceda  
"Fundamentos de la optimizacion de circuitos digitales mediante adición y eliminacion de redundancias", VIII Congreso de Diseño de Circuitos Integrados (DCIS), Noviembre 1993, Málaga, España
- P208.** J.A. Cobos, O. García, J. Sebastian y J. Uceda  
"Rcd Clamp PWM Forward Converter with Self Driven Synchronous Rectification", IEEE Industrial Electronics Conference (IECON), Noviembre 1993. Hawaii, USA. pp. 1336-1341. IEEE Catalog Nº 93CH3234-2, ISBN 07803-0891-3

- P209.** F.S. Dos Reis, J. Sebastian y J. Uceda  
"Characterization of Conducted Noise Generation for SEPIC, Cuk and Boost Converters Working as Power Factor Preregulators", IEEE Industrial Electronics Conference (IECON), Noviembre 1993. Hawaii, USA. pp. 965-970. IEEE Catalog Nº 93CH3234-2, ISBN 07803-0891-3
- P210.** J.A. Cobos, O. García, J. Uceda y A. de Hoz  
"Self Driven Synchronous Rectification in Resonant Topologies: Forward ZVS-MRC, Forward ZCS-QRC and LCC-PRC", IEEE International Conference on Industrial Electronics (IECON), Estados Unidos. Noviembre 1992. IEEE Catalog Nº 92CH3137-7. ISBN: 0-7803-0582-5. Noviembre 1992, pp. 185-190
- P211.** T. Riesgo, J. Uceda y F. Aldana  
"High-Level Testing for Digital VLSI - a Survey", IEEE Industrial Electronics Conference (IECON), Noviembre 1993. Hawaii. USA. IEEE Catalog Nº 93CH3234-2, ISBN 07803-0891-3
- P212.** T. Riesgo, Y. Torroja, E. de la Torre y J. Uceda  
"Perspectivas Del Test de Circuitos Integrados Desde Descripciones VHDL", VII Congreso de Diseño de Circuitos Integrados (DCIS), Noviembre 1992. Toledo. España
- P213.** Y. Torroja, E. de la Torre, T. Riesgo, I. Pompa y J. Uceda  
"Síntesis Automática de FSM a partir de Descripciones Gráficas", VII Congreso de Diseño de Circuitos Integrados (DCIS), Noviembre 1992. Toledo. España
- P214.** E. de la Torre, T. Riesgo, J. Uceda, A. Hernández y J. Cabrera  
"ASIC's para Estacion Remota", VII Congreso de Diseño de Circuitos Integrados (DCIS), Noviembre 1992. Toledo. España
- P215.** T. Riesgo, R. Asensi, J.E. Ortiz y J. Uceda  
"Algunos Criterios de Diseño en Circuitos de Compresion Digital de Señal Basados en Fft", VII Congreso de Diseño de Circuitos Integrados (DCIS), Noviembre 1992. Toledo (España)
- P216.** T. Riesgo, Y. Torroja, E. de la Torre y J. Uceda  
"Testing VLSI Circuits from VHDL Descriptions", IEEE Industrial Electronics Conference (IECON), Noviembre 1992. San Diego (EEUU). IEEE Catalog Nº 92CH3137-7. ISBN 0-7803-0582-5
- P217.** D.S.L. Simonetti, J. Sebastián, F.S. dos Reis y J. Uceda  
"Design Criteria for SEPIC and Cuk Converters as Power Factor Preregulators in Discontinuous Conduction Mode", IEEE Industrial Electronics Conference (IECON), Noviembre 1992. San Diego (EEUU). pp. 283-288. IEEE Catalog Nº 92CH3137-7. ISBN 0-7803-0582-5
- P218.** J. Uceda  
"Circuitos de Potencia Inteligentes (Smart Power)", Jornadas Profesionales EXPOTRONICA, Octubre 1992. Barcelona (España)
- P219.** E. de la Cruz, S. Ollero, J. Rodriguez, J. Uceda y J.A. Cobos  
"Review of Suitable Topologies for on Board DC/DC Converters in Distributed Power Architectures for Telecom Applications", International Telecommunications Energy Conference, Octubre 1992. Washington. USA
- P220.** J. Uceda  
"Estado Actual de la Tecnología en Fuentes de Alimentación", IV Seminario de Electrónica de Potencia, Septiembre 1992. Viña del Mar (Chile)
- P221.** J.A. Cobos, J. Arau, J. Sebastián y J. Uceda  
"Realización Práctica de un Convertidor Forward AVS-MRC con Rectificación Síncrona para Aplicaciones de Telecomunicaciones", I Congreso Internacional de Electrónica de Potencia (CIEP), Agosto, 1992, Cuernavaca (México). pp. 121-138
- P222.** J. Sebastián, J.A. Cobos, P. Gil y J. Uceda  
"Determinación de los límites entre los modos de conducción continuo a discontinuo en convertidores cd/cd psm usados como prerreguladores en corrección del factor de potencia", I Congreso Internacional de Electrónica de Potencia (CIEP), Agosto 1992. Cuernavaca (México). pp. 91-106
- P223.** J. Sebastián, J.A. Cobos, P. Gil, y J. Uceda  
"The Determination of the Boundaries Between Continuous and Discontinuous Conduction Modes in PWM DC-To-Dc Converters Used as Power Factor Preregulators", IEEE Power Electronics Specialists Conference (PESC), Junio 1992. Toledo (España). pp. 1061-1070. IEEE Catalog Nº 92CH3163-3, ISBN 0-7803-0695-3, ISSN 0275-9306
- P224.** P. Gil, J. Sebastián, J.A. Cobos, J. Uceda y F. Aldana  
"Analysis of the Zero-Current-Switched Quasiresonant Converters Used as Power Factor Preregulators", IEEE Power Electronics Specialists Conference, Junio 1992. Toledo. España. pp. 1052-1060. IEEE Catalog Nº 92CH3163-3, ISBN 0-7803-0695-3, ISSN 0275-9306



- P225.** J.A. Cobos, J. Sebastián, J. Uceda E. de la Cruz y J.M. Gras  
"Study of the Applicability of Self-Driven Synchronous Rectification to Resonant Topologies", IEEE Power Electronics Specialists Conference, Junio 1992. Toledo. España. pp. 933-940. IEEE Catalog Nº 92CH3163-3, ISBN 0-7803-0695-3, ISSN 0275-9306
- P226.** E. de la Cruz, S. Ollero, J.A. Cobos, J. Uceda, M. Lopera y F. Nuño  
"Performances Comparison of Four Practical Implementations Based on PWM. Quasi and Multiresonant Topologies for on Board DC/DC Converters in Distributed Power Architectures", IEEE Power Electronics Specialists Conference, Junio 1992. Toledo. España. IEEE Catalog Nº 92CH3163-3, ISBN 0-7803-0695-3, ISSN 0275-9306
- P227.** J. Arau, Q. Jiménez, J. Uceda y J. Sebastián  
"Improving Large Signal Analysis in DC/DC Converters with a Modified Small Signal Model", IEEE Power Electronics Specialists Conference, Junio 1992. Toledo. España. pp. 513-518. IEEE Catalog Nº 92CH3163-3, ISBN 0-7803-0695-3, ISSN 0275-9306
- P228.** J. Sebastián, J.A. Cobos, P. Gil y J. Uceda  
"Determinacion de los límites entre los modos de conducción continuo a discontinuo en convertidores CD/CD PEM usados como prerreguladores en corrección del factor de potencia", I Congreso Internacional de Electrónica de Potencia (CIEP), Agosto 1992. Cuernavaca (México). pp. 91-106
- P229.** J. Sebastián, J. Uceda, A. Cobos y P. Gil  
"Using Zero-Current-Switched Quasiresonant Converters as Power Factor Preregulator", IEEE Industrial electronics Conference, Octubre-Noviembre, 1991. Kobe (Japón), pp. 225-230. IEEE Catalog Nº 91CH2976-9, ISBN 0-8742-688-8.
- P230.** Y. Torroja, T. Riesgo, E. de la Torre y J. Uceda  
"Análisis Comparativo de Tres Tecnicas de Simulacion de Fallos", VI Congreso de Circuitos Integrados, Noviembre 1991. Santander
- P231.** J. Arau, G. Marcos, J. Uceda, Sebastián y J.A. Cobos  
"Pspice: Una Alternativa Interesante para El Analisis y Modelado de Convertidores CD/CD", ELECTRO, Octubre 1991. Chihuahua. Mexico. pp. 627-635
- P232.** E. de la Torre, Y. Torroja, T. Riesgo y J. Uceda  
"Simulacion y Generacion de Vectores de Test para Circuitos Integrados mediante El Uso de Transputer", VI Congreso de Circuitos Integrados, Noviembre 1991. Santander
- P233.** J. Sebastián, J. Uceda, A. Cobos, J. Arau y F. Aldana  
"Improving Power Factor Correction in Distributed Power Supply Systems using PWM and ZCS-QR SEPIC Topologies", IEEE Power Electronics Specialists Conference, Junio 1991, EEUU. pp. 780-791. IEEE Catalog Nº 91CH3008-0, ISBN 0-7803-0090-4
- P234.** J. Uceda, Sebastián, J. Arau, J.A. Cobos y L.G. Vela  
"Tendencias Tecnologicas en las Nuevas Generaciones de Sistemas de alimentacion", VI Reunión de Investigación en el Area Eléctrica, Octubre 1991. Coahuila. Mexico. pp. D/32-D/47
- P235.** J. Arau, J. Sebastián, J. Uceda, L.G. Vega y H. Calleja  
"Análisis comparativo sobre las diferentes técnicas de modelado de convertidores DC-DC", VI Reunión Nacional de Investigación en el Area Eléctrica, Octubre 1991. Coahuila. Mexico. pp. A/17-A/31
- P236.** M. J. Aguado, J.L. Conesa, E. de la Torre y J. Uceda  
"A New Approach on Fault List Handling for Faster Fault Elimination and Direct Test Vector Generation", Euromicro, 1991. Viena. Austria
- P237.** J. Sebastián, J. Uceda, A. Cobos, J. Arau y R. Lorenzo  
"Using SEPIC Topology for Improving Power Factor in Distributed Power Supply Systems", 4th European Conference on Power Electronics, Septiembre 1991. Florencia. Italia. Vol. I, pp. 304-309
- P238.** J. Arau, J. Uceda, Sebastián, J.A. Cobos y F. Aldana  
"Pulsed Load Operation in DC/DC Converters. A Critical Evaluation", European Space Power Conference, Septiembre 1991. Florencia. Italia. pp. 69-74
- P239.** J.A.Cobos, J. Arau, J. Sebastián, J. Uceda, R. Lorenzo y L.R. Castell  
"Design of a Forward ZVS-MRC. Practical Considerations", European Space Power Conference, Septiembre 1991. Florencia. Italia. pp. 63-68
- P240.** J. Uceda y J. Sebastián  
"Technological Trends in the New Generation of Power Supply Systems", III Seminario de Electrónica de Potencia, Florianópolis (Brasil). Diciembre 1990. pp. 254-265

- P241.** J. Sebastián, J. UcedaBlanco, A. Lumbreras y F. Aldana  
"Zero-Current-Switched Quasiresonant Converters with One Additional Fully Regulated Output", 16th Annual Conference of IEEE Industrial Electronic Society (IECON), Asilomar, California (Estados Unidos). Noviembre 1990. pp. 863-868. IEEE Catalog Nº 90CH2841-5, ISBN 0-87942-600-4
- P242.** M. Rico, V. García, M. Hernando, F. Nuño, J. Sebastián y J. Uceda  
"A Unified Method to Model Resonant Switching Converters", 16th Annual Conference of IEEE Industrial Electronic Society (IECON), Asilomar, California (Estados Unidos). Noviembre 1990. pp. 964-969. IEEE Catalog Nº 90CH2841-5, ISBN 0-87942-600-4
- P243.** J. Uceda  
"Proceso de diseño de ASICs", Jornadas de Presentación del GAME, Sigüenza. España, Octubre 1990
- P244.** J. Sebastián, J. Blanco, J. Uceda, A. Lumbreras y F. Cañizales  
"An Alternative Method for Controlling Two-Output DC-To-Dc Converters Using Saturable Core Inductor", IEEE Power Electronics Specialist Conference (PESC), San Antonio (Estados Unidos) Junio 1990. pp 43-50. IEEE Catalog Nº 90CH2873-8, ISSN 0275-9306
- P245.** J. Sebastián, J. Uceda, M.A. Pérez, M. Rico y F. Aldana  
"A Very Simple Method to Obtain One Additional Fully Regulated Output in Zero-Current-Switched Quasiresonant Converters", IEEE Power Electronics Specialist Conference (PESC), San Antonio (Estados Unidos). Junio 1990. pp. 536-542. IEEE Catalog Nº 90CH2873-8, ISSN 0275-9306
- P246.** J. Uceda, E. Olías, T. Riesgo y E. de la Torre.  
"Evaluacion de Arquitecturas Paralelo para la Generacion Automatica de Vectores de Test de Circuitos VLSI", IV Simposium Nacional URSI, Santander. Septiembre 1989
- P247.** M. Rico, J. Sebastián, J. Uceda y M.A. Pérez  
"Static Modeling of the Paralell Resonant Converter", IEEE Industrial Electronics Conference, Philadelphia (Estados Unidos). Noviembre 1989, pp. 811-816. IEEE Catalog Nº 89CH2795-3
- P248.** J. Sebastián, J. Uceda, M.A. Pérez y J. Cezón  
"Design of a Three Output Zero-Current Switched Quasi-Resonant Converter", Third European Conference on Power Electronics and Applications, Aquisgran, Alemania. 1989. pp. 1049-1054
- P249.** M. Rico, J. Sebastián, J. Uceda y M.A. Pérez  
"A New Vision to Model the Parallel Resonant Converter", European Space Power Conference (ESA), Madrid. Octubre 1989. pp. 339-344. ISSN 0379-6566
- P250.** M.A. Pérez, J. Sebastián, J. Uceda, F. Nuño, J.A. Martínez y J. Cezón  
"Design of a Power Supply System Based in Two Quasi-Resonant Converters", European Space Power Conference (ESA), Madrid. Octubre 1989. pp. 345-350. ISSN 0379-6566
- P251.** J. Arau, J. Cezón, F. Aldana y J. Uceda  
"Modelling the Buck-Converter Transient Response with Pulsating Load", European Space Power Conference (ESA), Madrid. Octubre 1989. ISSN 0379-6566
- P252.** J. Uceda, E. de la Torre, J. Zancada y E. Olías  
"GSPEC. Simulador Grafico de Circuitos Electronicos de Potencia con Representacion de las Ecuaciones mediante Variables de Estado", V Jornadas de Diseño de Circuitos Integrados, Huelva, La Rábida. Diciembre 1989
- P253.** M. Rico, J. Sebastián, J. Uceda M.A. Pérez y F. Aldana  
"Dynamic Modelling of the Parallel Resonant Converter", IEEE Power Electronics Specialist Conference, Milwaukee, USA. 1989. pp. 728-735. IEEE Catalog Nº 89CH2721-9, ISSN 0275-9306
- P254.** M. Rico, J. Sebastián, J. Uceda y M.A. Pérez  
"DC Analysis of the Parallel Resonant Converter", Third European Conference on Power Electronics and Applications, Aquisgrán, Alemania. Octubre 1989. pp. 979-984
- P255.** G. López, E. Olías, F. Yeves y J. Uceda  
"ASIC Implementation of Power Converter Control Circuit", IEEE International Conference on Industrial Electronics, Control and Instrumentation (IECON), Octubre 1988, Singapur. IEEE Catalog Nº 88CH2602-1
- P256.** J. Sebastián, J. Uceda, M. Rico M.A. Pérez y F. Aldana  
"A Complete Study of the Double Forward-Flyback Converter", IEEE Power Electronics Specialists Conference, Kyoto, Japón. Junio 1988. pp.142-149. IEEE Catalog Nº 88CH2523-9, ISSN 0257-9306
- P257.** M. Rico, J. Uceda, Sebastián y F. Aldana  
"Static and Dynamic Modelling of Tapped-Inductor DC-To-Dc Converter", IEEE Power Electronics Specialists Conference, Blacksburg, Virginia, USA. Junio 1987. pp. 281-288. IEEE Catalog Nº 87CH2459-6, ISSN 0257-9306

- P258.** J. Sebastián, M. Rico, J. Uceda y F. Aldana  
"Regulated Self-Oscilating Resonant Converters", European Power Electronics Conference, Grenoble. Francia. Septiembre 1987. pp. 245-249
- P259.** J. Sebastián, J. Uceda y M. Rico  
"The Double Forward-Flyback Converter", European Power Electronics Conference, Grenoble. Francia. Septiembre 1987. pp. 173-178
- P260.** J. Uceda y J. Sebastián  
"Two different types of fully regulated two-output DC-to-dc converters with one switch", IEE 2nd International Conference on Power Electronics and Variable Speed Drives, Birmingham (Inglaterra). Noviembre 1986. pp. 172-176. ISSN 0537-9989, ISBN 0852963416
- P261.** J. Sebastián y J. Uceda  
"An Approach to Modelling Double Converters", IEEE Power Electronics Specialist conference, Vancouver, Canadá. Junio 1986. pp. 176-185. IEEE Catalog Nº 86CH2310-1, ISSN 0275-9306
- P262.** J. Sebastián, J. Uceda y F. Aldana  
"A New Topologies to Fully Regulated Two-Output DC-To-Dc Converters with Small Frequency Variaton Range", IEEE Power Electronics Specialist Conference, Vancouver, Canadá. Junio 1986. pp. 264-271. IEEE Catalog Nº 86CH2310-1, ISSN 0275-9306
- P263.** J. Uceda, G. Ojea, M. López y M. Rico  
"An Automated Warehouse System for Palletized Materials", IEEE Industrial Electronics Conference, Milwaukee, USA. 1986
- P264.** J. Uceda, G. Ojea, H. López y M. Rico  
"An Approach to Automated Warehouse Design", IFAC Symposium on Components, Instruments and Techniques for Low Cost Automation, Valencia. 1986
- P265.** J. Sebastián y J. Uceda  
"The double converter: a fully regulated two-output DC-to-dc converter", IEEE Power Electronics Specialist Conference, Toulouse (Francia). Junio 1985. pp. 117-126. IEEE Catalog Nº 85CH2117-0, ISSN 0275-9306
- P266.** J. Sebastián y J. Uceda  
"Modeling DC-to-dc converters with transformers: application to the design of two-output switched-mode power supplies", European Power Electronics Conference, Bruselas. Octubre 1985. pp. 1109-1114
- P267.** J. Uceda, Sebastián, J.L. Aparicio y E. Moreu  
"Microprocessor-Based Doppler Radar for Traffic Control", IEEE Industrial Electronics Conference, Tokio (Japón). Noviembre 1984. pp. 309-312. IEEE Catalog Nº 84CH1991-9
- P268.** J. Uceda, M.A. Frias, J. Sebastián y J.L. Aparicio  
"Mando Selectivo para un Conjunto de Baterías de Hornos de Fosa", Simposium Nacional sobre Automática en la Industria, Zaragoza (España). Noviembre 1984. pp. 423-428
- P269.** F. Aldana, E. Olías y J. Uceda  
"Photovoltaic central connected with the AC power system without intermediate storage", IEEE Mediterranean Electrotechnical Conference, Atenas (Grecia). Septiembre 1983
- P270.** F. Aldana, E. Olías y J. Uceda  
"Maximun power control circuit (M.P.C.C.) of a solar converter", IFAC Control in Power Electronics and Electrical Drives, Lausanne (Suiza). Septiembre 1983
- P271.** F. Aldana, E. Olías y J. Uceda  
"Inyección de energía solar fotovoltaica en la red de distribución de energía eléctrica, sin almacenamiento intermedio", I Congreso Ibérico de Energía Solar, ISES 82. Madrid (España). Septiembre 1982
- P272.** F. Aldana, J. Peire, C.M.Peñalver y J. Uceda  
"Computer aided generation of  $\mu$ p software for controlling static power converters", 3rd IFAC/IFIP Symposium on Software for Computer Control, Madrid (España). Septiembre 1982
- P273.** J. Uceda  
"Filtrado Activo en Potencia para Convertidores Estaticos de Energia Electrica", Jornadas Técnicas Universidad-Empresa, Barcelona (España). Octubre 1979

---

## PATENTES Y MODELOS DE UTILIDAD

---

### Patente 1. AC/DC Power converter device

---

Patente nº: 97401389.8-2207. Ambito: Europea. 1997.

US Patent 5,867,378. Feb 1999

Originating company: ALCATEL ALSTHOM.

Autores: O. García, J.A. Cobos, J. Uceda, S. Ollero y E. de la Cruz

Descripción: Los convertidores CA/CC que incorporan corrección del factor de potencia y buena regulación dinámica de la tensión de salida están constituidos por dos etapas de conversión en serie. En esta patente se plantea la conversión CA/CC con corrección de factor de potencia y regulación dinámica de la tensión de salida en una sola etapa.

### Patente 2. Convertidores de energía eléctrica alterna/continua

---

Patente nº: P9901422 España. Ambito: Español. 1999.

Autores: O. García, J.A. Cobos, J. Uceda, R. Prieto, P. Alou

Descripción: Convertidores de aplicación en la conversión de corriente alterna-continua que cumpliendo la normativa de armónicos de baja frecuencia (actualmente IEC-1000-3-2 o EN61000-3-2), generan una tensión de salida constante y con rizado de baja frecuencia despreciable.

### Patente 3. Convertidores de energía eléctrica alterna/continua

---

Patente nº: P9901422 España. Ambito: Español. 1999.

Autores: O. García, J.A. Cobos, J. Uceda, R. Prieto, P. Alou

Descripción: Convertidores de aplicación en la conversión de corriente alterna-continua que cumpliendo la normativa de armónicos de baja frecuencia (actualmente IEC-1000-3-2 o EN61000-3-2), generan una tensión de salida constante y con rizado de baja frecuencia despreciable.

### Patente 4. Switched Power Supply Converter with a Piezoelectric Transformer.

---

Número de solicitud: P 99 02 296 España. Ámbito: Español. 1999.

Patente nº: EP0010420. Ámbito: Europa. 2000.

Compañía: ALCATEL

Autores: J. Navas, M. Rivas, P. Alou, R. Prieto, J. Uceda, y J.A. Cobos

Descripción: Un transformador piezoeléctrico convierte energía eficientemente a su frecuencia de resonancia o a un múltiplo de ésta. En esta patente se plantea aplicar al transformador piezoeléctrico una tensión cuya frecuencia es un subarmónico de la frecuencia de resonancia, pero que contiene, en forma de armónico, la frecuencia de resonancia del transformador.

### Patente 5. (Registro de Software): "Programa de selección de arquitectura de potencia SASP" Depósito Legal: M-30378-1999

---

Originating company: ALCATEL.

Descripción: La herramienta System and Architecture Selection Program se desarrolló en el proyecto del mismo nombre (SASP), encargado por la empresa ALCATEL. Permite valorar diferentes configuraciones de sistemas de alimentación cuantificando múltiples parámetros, tales como rendimiento, fiabilidad y coste.

### Patente 6. (Registro de Software): Saber Magnetic Modeling Package (Saber MMP™)

---

Originating company: ANALOGY Inc. USA

Descripción: En el proyecto Europeo POWERCAD (ESPRIT #6484) desarrollamos una herramienta de modelado de componentes magnéticos de alta frecuencia (bobinas y transformadores para electrónica de potencia). La compañía americana Analogy desarrolló un interfaz gráfico para esta herramienta, y el conjunto se comercializó con el nombre de Saber MMP™

**Patente 7. (Registro de Software): Herramienta CAD Maxwell® Designer – PEmag. “Magnetic Components design for Power Electronics”.**

---

*Originating company: ANSOFT Corporation. USA*

*Descripción: Sobre la herramienta de modelado desarrollada en el proyecto Europeo POWERCAD (ESPRIT #6484) decidimos desarrollar también el interfaz gráfico, con lo que el conjunto ha sido íntegramente desarrollado en la UPM. Esta nueva herramienta PEmag (Power Electronics Magnetics) está siendo comercializada en la actualidad por la compañía americana Ansoft Corporation dentro de su serie Maxwell® Designer. Ya hay más de 200 licencias vendidas en Europa, América y Asia de esta herramienta.*

---

**TESIS DOCTORALES DIRIGIDAS**

---

- T1.** *Análisis, modelado y diseño de componentes magnéticos de alta frecuencia, realizados mediante tecnologías de alta densidad de integración y empaquetamiento*  
Miguel Rascón  
2001
- T2.** *Estudio de la calidad de los circuitos electrónicos descritos en VHDL. Propuesta de un conjunto de métricas*  
Yago Torroja  
2000
- T3.** *Estrategias de test y monitorización de sistemas basados en microprocesadores usando lógica compatible con el estándar IEEE 1149.1*  
Eduardo de la Torre  
2000
- T4.** *Soluciones avanzadas para la corrección activa del factor de potencia en fuentes de alimentación monofásicas de baja potencia*  
Oscar García  
1999
- T5.** *“Modelado de componentes magnéticos en alta frecuencia mediante la aplicación de la técnica de análisis por elementos finitos”*  
Rafael Asensi  
1998
- T6.** *Análisis y optimización de componentes magnéticos mediante técnicas de elementos finitos*  
Roberto Prieto  
1998
- T7.** *Estudio, modelado y diseño de sistemas de alimentación electrónicos mediante técnicas promediadas*  
Vicente Mario Canalli  
1997
- T8.** *Acondicionadores de línea basados en la utilización de filtros activos híbridos de potencia*  
Fausto Bastos Libano  
1997
- T9.** *Modelado de fallos y estimación de los procesos de validación funcional de circuitos digitales descritos en VHDL sintetizable*  
Teresa Riesgo  
1996
- T10.** *Optimización de circuitos digitales mediante adición y eliminación de redundancias lógicas*  
Luis Entrena  
1995
- T11.** *Estudio y criterios de minimización y evaluación de las interferencias electromagnéticas conducidas en los convertidores CA/CC*  
Fernando Soares dos Reis  
1995
- T12.** *Prerreguladores CA/CC con corrección del factor de potencia. Soluciones con un único interruptor ontrolado*  
Domingos Savio Lyrio Simonetti  
1995
- T13.** *Estudio y desarrollo de convertidores CC/CC conmutados de alta densidad de potencia y baja tensión de salida*  
José Antonio Cobos  
1994

- T14.** *Análisis del campo de aplicación de los modelos de pequeña y gran señal en los convertidores continua-continua sometidos a cargas pulsantes*  
Jaime Arau Roffiel,  
1991
- T15.** *Criterios de diseño de convertidores estáticos para accionamientos regulados en corriente alterna con motores de inducción*  
José Luis Aparicio  
1987
- T16.** *Desarrollo y modelado de nuevas topologías de convertidores continua-continua de salida múltiple*  
Javier Sebastián Zúñiga  
1985

---

## PREMIOS Y DISTINCIONES

---

- Medalla de honor de la Universidad Politécnica de Madrid. 2015
- Premio Tomás Pollán al mérito multidisciplinar en la enseñanza de la Electrónica (2014),
- Medalla de Honor de la Escuela Técnica Superior de Arquitectura de la Universidad Politécnica de Madrid. 2012
- Medalla Puig Adam. Concedida por la Fundación para el Fomento de la Innovación por la destacada labor en ingeniería industrial. Septiembre 2012.
- Ingeniero de Montes de Honor por la E.T.S.I. Montes, en junio de 2008.
- Doctor honoris causa por el Colegio de Postgraduados de México, en noviembre de 2007.
- Doctor honoris causa por la Universidad Ricardo Palma de Perú, en junio de 2007.
- Gran Cruz del Mérito Militar con distintivo blanco en junio de 2007 (BOE 22 de junio de 2007).
- IEEE Fellow. 2005.
- Ingeniero Industrial del Año. Colegio Oficial de Ingenieros Industriales de Madrid. 2004.
- IEEE Third Millennium Medal del Institute of Electrical and Electronics Engineers, IEEE Networking the World. 2000.
- Premio Europa de la Fundación Universidad Empresa al Departamento de Automática, Ingeniería Electrónica e Informática Industrial por su destacada participación en proyectos de investigación científica y tecnológica con instituciones de la Comunidad Europea. 1992.
- Accesit al mejor artículo de Electrónica Profesional por el trabajo "Convertidores controlados con microprocesador". Revista Mundo Electrónico. 1983.
- Premio concedido al Departamento de Ingeniería Electrónica de la Universidad Politécnica de Madrid por su destacada colaboración con la empresa. Fundación Universidad-Empresa. Curso 1979/1980.



---

## OTROS MÉRITOS

---

- Vicepresidente de la Comisión de Acreditación Eur-Ace de la ANECA. 2014-2016
- Patrono de la Fundación Vodafone 2007-2010.
- Presidente de la asociación TIME (Top Industrial Managers for Europe). Octubre 2010-octubre 2012.
- Miembro del International Steering Committee de la European Power Electrical Association.
- Miembro y presidente del Comité 6 de Ingeniería y Arquitectura de la CNAI. 1997-1999.
- Miembro del Consejo Editorial del European Power Electronics Journal.
- Miembro del Consejo de Administración (AdCom Member) de la IEEE Industrial Electronics Society.
- Miembro del Consejo de Administración (AdCom Member) de la IEEE Power Electronics Society.
- Miembro de la Comisión de Gobierno de la ETSII de Madrid.
- Representante español en el Information Technology Committee de la Unión Europea. 1990-1995
- Miembro de Junta de Escuela de la ETSII de Madrid, desde octubre de 1990 a abril 2004.
- Miembro del Consejo Asesor de la revista Mundo Electrónico, 1990-1995
- Experto en el grupo de trabajo (Industrial Working Group) para el lanzamiento del programa UNITE. Comunidad Europea, Bruselas 1989.
- Miembro de la Comisión Permanente del Claustro Constituyente de la Universidad de Oviedo. 1984/1985.
- He formado parte de numerosos Tribunales, Comisiones, etc. encargadas de juzgar tesis doctorales, oposiciones, concursos, etc.
- Miembro de la Comisión Económica de la E.T.S.I.I. de Gijón. Cursos 1983/1984 y 1984/1985.
- Miembro de la Comisión de Estudios de la E.T.S.I.I. de Gijón. Cursos 1982/1983, 1983/1984 y 1984/1985.
- Miembro del Institute of Electric and Electronic Engineerings (IEEE) desde 1983.
- Miembro de la Comisión de Investigación y Doctorado de la E.T.S.I.I. de Madrid. Curso 1981/1982.
- Presidente de la Asociación de Profesores No Numerarios de la E.T.S.I.I. de Madrid. Curso 1980/1981.
- Miembro de la Comisión Permanente de la E.T.S.I.I. de Madrid. Curso 1980/1981.
- Miembro del Comité de Formación y Becas del SICUE en el área de Electrónica e Instrumentación.
- Director del grupo asesor del Departamento de Electrónica y Automática durante 1984 en el convenio firmado con ENSIDESA para el Asesoramiento en temas relacionados con los microprocesadores.